

1

FG156

F1406

7

(19) 日本国特許庁 (JP)

# (12) 公開特許公報 (A)

(11) 特許出願公開番号

特開 2001-197116

(P 2001-197116 A)

(43) 公開日 平成13年7月19日 (2001. 7. 19)

(51) Int. Cl. 7	識別記号	F I	テームコード (参考)
H 0 4 L	12/56	H 0 4 L	11/20 1 0 2 D 5K030
	12/46		11/00 3 1 0 C 5K032
	12/28		3 2 0 5K033
	12/40	11/20	G
	12/66		B
審査請求 未請求 請求項の数 2 2		O L	(全 3 7 頁)

(21) 出願番号 特願2000-6160 (P2000-6160)

(22) 出願日 平成12年1月11日 (2000. 1. 11)

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番1号

(72) 発明者 笹川 靖

神奈川県川崎市中原区上小田中4丁目1番1号富士通株式会社内

(74) 代理人 100089244

弁理士 遠山 勉 (外1名)

F ターム (参考) 5K030 HA10 HC14 HD03 JA11 LB06

5K032 CA08 CC06 CD01 DA06 EC03

5K033 CA08 CB08 CC01 DA05 DB18

EC03

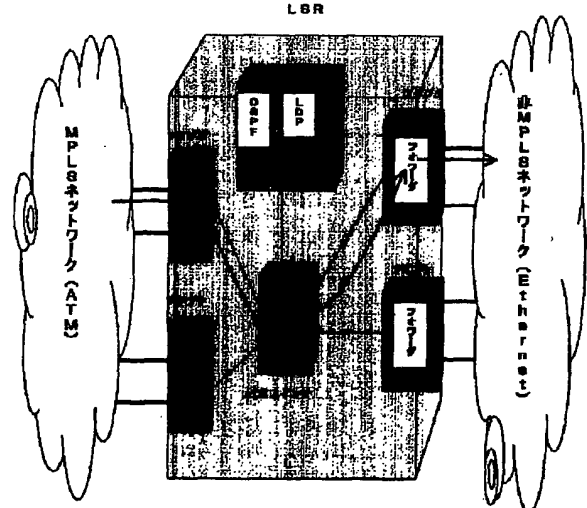
(54) 【発明の名称】 ラベルスイッチングシステムにおける明示ルート指定方法及びパケット中継装置

(57) 【要約】

【課題】 MPLS (ラベルスイッチング) を実現する ATM ネットワークにおけるラベルスイッチングアーキテクチャと ATM-Switch ベースの装置アーキテクチャとのマッピング、及び MPLS が提供する様々なルートの指定 (Constraint base Routing) 機能の細粒性を図ることを可能にする明示ルート指定方法及びパケット中継装置を提供する。

【解決手段】 パケット中継装置は、それぞれラベルスイッチング機能を有するように論理的に複数に分割された論理ルータ構成手段と、明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループを指定するための手段とを備える。

ATM-Switch ベースの MPLS エッジデバイスとしての LBR の構成例  
(IP/MPLS フォワーダをパケットの出口のアダプタに実装)



## 【特許請求の範囲】

【請求項 1】 それぞれラベルスイッチング機能を有するように論理的に複数に分割させる手順と；明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループを指定するための手順と；を備えるラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 2】 装置内のポートとそれに割り付けた IP アドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けた IP アドレスとの組をトポロジ情報としてフラッディングする手順と；他装置からフラッディングされた前記トポロジ情報を管理し、明示的ルート指定によりラベルスイッチングのパスを設定するとき、受信した前記トポロジ情報を基に出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定する手順と；を備えるラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 3】 装置内のポートとそれに割り付けた IP アドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けた IP アドレスとの組をトポロジ情報としてフラッディングするラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 4】 OSPF プロトコルの Opaque LS A を使用し、装置内のポートとそれに割り付けた IP アドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けた IP アドレスとの組をトポロジ情報としてフラッディングする請求項 3 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 5】 明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定するラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 6】 CR-LDP のラベル要求メッセージ中の ER-TLV 中の最終 ER-HOP-TLV に出口ノードのポートまたはポートグループに対応した IP アドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手順と；前記 CR-LDP のラベル要求メッセージ中の ER-TLV 中の中間 ER-HOP-TLV に中継ノードのポートまたはポートグループに対応した IP アドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手順と；を更に備える請求項 5 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 7】 前記 CR-LDP のラベル要求メッセージ中の ER-TLV 中の ER-HOP-TLV に装置内のポート番号または装置内ポートグループ番号を追加することにより、出口ノードのポートまたはポートグルー

プと中継ノードのポートまたはポートグループとを指定する手順を更に備える請求項 5 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 8】 前記 CR-LDP のラベル要求メッセージ中の ER-TLV を ER-HOP-TLV としてリソースクラス TLV を使用することにより、装置毎に通過すべきポートを明示可能とするとともに、出口ノードのポートまたはポートグループを指定する手順を更に備える請求項 5 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 9】 MPLS プロトコルにおけるラベルスイッチングのパス設定のために拡張した RSVP プロトコルのパスメッセージ中の Explicit Route Object 中の最終 Sub-object に出口ノードのポートまたはポートグループに対応した IP アドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手順と；前記 RSVP プロトコルのパスメッセージ中の Explicit Route Object 中の中間 Sub-object に中継ノードのポートまたはポートグループに対応した IP アドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手順と；を更に備える請求項 5 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 10】 MPLS プロトコルにおけるラベルスイッチングのパス設定のために拡張した RSVP プロトコルのパスメッセージ中の Explicit Route Object 中の Sub-object に装置内のポート番号または装置内のポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手順を更に備える請求項 5 記載のラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 11】 特定の 1 つの出口及び入口ポートグループの IP/MPLS フォワーディング機能に、装置内他ポートグループの IP/MPLS フォワーディング機能との通信機能及び装置内他ポートグループへのフォワーディング機能を追加することにより、MPLS の明示的ルートを指定するラベルスイッチングシステムにおける明示ルート指定方法。

【請求項 12】 それぞれラベルスイッチング機能を有するように論理的に複数に分割された論理ルータ構成手段と；明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループを指定するための手段と；を備えるラベルスイッチングシステムにおけるパケット中継装置。

【請求項 13】 装置内のポートとそれに割り付けた IP アドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けた IP アドレスとの組をトポロジ情報としてフラッディングする手

10

20

30

40

50

段と；他装置からフラッディングされた前記トポロジ情報を管理し、明示的ルート指定によりラベルスイッチングのパスを設定するとき、受信した前記トポロジ情報を基に出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定する手段と；を備えるラベルスイッチングシステムにおけるパケット中継装置。

【請求項14】 装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラッディングするラベルスイッチングシステムにおけるパケット中継装置。

【請求項15】 OSPFプロトコルのOpaqueLSAを使用し、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラッディングする請求項14記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項16】 明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定するラベルスイッチングシステムにおけるパケット中継装置。

【請求項17】 CR-LDPのラベル要求メッセージ中のER-TLV中の最終ER-HOP-TLVに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手段と；前記CR-LDPのラベル要求メッセージ中のER-TLV中の中間ER-HOP-TLVに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手段と；を更に備える請求項16記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項18】 前記CR-LDPのラベル要求メッセージ中のER-TLV中のER-HOP-TLVに装置内のポート番号または装置内ポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手段を更に備える請求項16記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項19】 前記CR-LDPのラベル要求メッセージ中のER-TLVをER-HOP-TLVとしてリソースクラスTLVを使用することにより、装置毎に通過すべきポートを明示可能とするとともに、出口ノードのポートまたはポートグループを指定する手段を更に備える請求項16記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項20】 MPLSプロトコルにおけるラベルス

スイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicitRoute

Object中の最終Sub-objectに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手段と；前記RSVPプロトコルのパスメッセージ中のExplicitRouteObject中の中間Sub-objectに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手段と；を更に備える請求項16記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項21】 MPLSプロトコルにおけるラベルスイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicitRoute

Object中のSub-objectに装置内のポート番号または装置内のポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手段を更に備える請求項16記載のラベルスイッチングシステムにおけるパケット中継装置。

【請求項22】 特定の1つの出口及び入口ポートグループのIP/MPLSフォワーディング機能に、装置内他ポートグループのIP/MPLSフォワーディング機能との通信機能及び装置内他ポートグループへのフォワーディング機能を追加することにより、MPLSの明示的ルートを指定するラベルスイッチングシステムにおけるパケット中継装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明はラベルスイッチングシステムに関し、特にこのシステムにおける明示ルート指定方法及びパケット中継装置に関する。

【0002】

【従来の技術】ラベルスイッチングはイントラネット及びインターネット・バックボーン向けの高速なデータ転送、トラヒックの負荷分散や帯域制御などを本格的に実現するための基盤技術である。また、ラベルスイッチングはIPレベル（レイヤ3）でのルーティング処理と、ATM、フレームリレー、及びEthernetなどの下位レイヤ（レイヤ2）のスイッチング処理とを融合し、IPパケットに「ラベル」を付与し、このラベルによりレイヤ2のパケットのフォワーディング（伝送、交換、転送）を行う。

【0003】このラベルスイッチングについては現在IETFのMPLS-WGにおいて、MPLS (Multi Protocol Label Switching) として標準化作業が推進されている。また、ITUにおいても、公衆網 (Public Network) におけるIP over ATM

10

20

30

40

50

(IP/ATM)でMPLSを使用することについて検討している。

【0004】一般的にラベルスイッチングは、高速データ転送、スケーラビリティ、及びトラフィック制御の容易性という特徴を備えている。ATMネットワークにおいてラベルスイッチングを実現するATM-LSR (ATM Label Switching Router) においては、VC (Virtual Channel) を識別するVPI (Virtual Path Identifier) 及びVCI (Virtual Channel Identifiers) をラベルとして使用することにより、IPパケットをレイヤ3のATM層にマッピング (エンタワキング) する。

【0005】既にフィールドにおいてATMネットワークが数多く展開され、多数のATM装置が市場に投入されている現状を考慮すると、ラベルスイッチングを実ネットワークに展開するためには、既存のATM-Switch (ATMスイッチ) のアーキテクチャをいかにラベルスイッチングにマッピングするかが重要となる。さらに、既存のATM-Switchのアーキテクチャとの親和性が高いラベルスイッチングを実現することが望まれる。

【0006】一方、MPLSの最も重要なアプリケーションの1つと見られているトラフィックエンジニアリング (負荷分散) は、能率的で信頼できる網を活用し、同時に網リソースの使用率を最適化しようとするものである。そのために、MPLSに対して、IPルーティングのみに限定されない、様々なルートの指定 (Constraint Base Routing) 機能が要求される。

【0007】さらに、トラフィックエンジニアリングは、その最適化の実現のために、様々な細粒性で網のリソースの使用状況を把握できることが望まれる。したがって、MPLSが提供する様々なルートの指定 (CBR) 機能にも様々な細粒性が要求される。

【0008】ATM-SwitchベースでMPLSのエッジデバイスとしてLSR (Label Switching Router) を実現する場合のアーキテクチャを考える。ここで問題となるのは、IP/MPLSフォワーディング機能の実装方法である。

【0009】図1、図2及び図3にラベルスイッチングアーキテクチャをそのままマッピングしたATM-SwitchベースのMPLSエッジデバイスとしてのLSRの構成例を示す。

【0010】図1の構成例はIP/MPLSフォワーディング機能をCPUに実装する手法であるが、この手法では、CPUでパケットの分析、ルーティングテーブルのサーチ及びパケットヘッダの編集を行うため、高速フォワーディングを実現できない。

【0011】図2の構成例はIP/MPLSフォワーディング機能 (ハードウェア) をCPUの前段に実装し、CPUがラベル分配プロトコル及びルーティングプロトコ

ルの実行結果等の情報を基にIP/MPLSフォワーディング機能を制御し、結果として、IP/MPLSフォワーディング機能がCPUをショートカットし、高速フォワーディングを実現する手法である。

【0012】この手法は、ATMスイッチをベースとして実現する場合、新規ハードウェアが共通部に必要となり、実装スペース及び実装コストの面で問題がある。図3の構成例はIP/MPLSフォワーディング機能 (ハードウェア) を各アダプタ (外部インターフェース: ポートを1または複数収容したパッケージでありポートグループに対応) に実装し、CPUがラベル分配プロトコル及びルーティングプロトコルの実行結果等の情報を基にIP/MPLSフォワーディング機能を制御し、結果として、IP/MPLSフォワーディング機能がCPUをショートカットし、高速フォワーディングを実現する手法である。

【0013】この手法はアダプタに機能追加が必要となり (共通部の変更よりは比較の実装上の問題は少ない)、図2の構成例と同様に、実装スペース及び実装コストの面で問題がある。また、装置上で、パケットの入り口 (Ingress) のアダプタとパケットの出口 (Egress) のアダプタとの双方でIP/MPLSを終端することになり、冗長な制御となる。

【0014】図2及び図3の構成例の折衷案として図4に示す構成例を考える。これは、IP/MPLSフォワーディング機能 (ハードウェア) をパケットの出口、つまり非MPLSネットワークに向かってのアダプタに実装し、CPUがラベル分配プロトコル及びルーティングプロトコルの実行結果等の情報を基にIP/MPLSフォワーディング機能 (ハードウェア) を制御し、結果として、IP/MPLSフォワーディング機能がCPUをショートカットし、高速フォワーディングを実現する手法である。

【0015】この手法は、アダプタに機能追加が必要 (共通部の変更よりは比較の実装上の問題は少ない) であり、図2及び図3の構成例と同様に、実装スペース及び実装コストの面で問題がある。しかし、装置上で、パケットの出口のアダプタのみでIP/MPLSを終端するため、冗長な制御が不要となり、図3の構成例に対して有利となる。

【0016】ここで、MPLSのラベル分配プロトコルについて述べる。ラベル分配プロトコルには、その経路の決定の方法として、大きく分けて次の2種類がある。

(1) hop by hop routing: ルーティングテーブルを基にホップバイホップでの経路決定。

【0017】(2) Constraint Base Routing: 入口ノードによるルーティング情報及びその他各種情報を基にした明示的な経路決定 (Explicit Routing) 及びQoS等の各種装置リソースを指定した経路決定。

【0018】また、ラベル分配プロトコルとして代表的なものとしては次の3種類がある。

(1) LDP (Label Distribution Protocol : なお、ここでは特定のプロトコルを指す) これはhop by hop routingによるベストエフォート通信用プロトコルである。

【0019】(2) CR-LDP (Constraint-Based LSP Setup using LDP) これは明示的ルート指定、QoS通信等を可能としたラベル分配プロトコルであり、LDPを拡張したものである。

【0020】(3) RSVP Extensions (Extensions to RSVP for LSP Tunnels)

これは明示的ルート指定、QoS通信等を可能としたラベル分配プロトコルであり、RSVPを拡張したものである。

【0021】なお、図1から図4において、OSPF (Open Shortest Path First) はルーティングプロトコルであり、インテリア・ゲートウェイ・プロトコル (IGP) の一種である。また、フォワーダはMPLS及びIPを終端し、MPLSネットワークに対して、MPLSフォワーディングを実現し、IPネットワーク (非MPLSネットワーク) に対してIPフォワーディングを実現する。

【0022】図5はLDPによるhop by hop routingのシーケンス例を示す。ここに示す通り、hop by hop routingでは、LSP (Label Switched Path) 設定トリガを検出した入口LSR (ノード内のEdge-LSR) は、設定するLSPに対応するFEC (Forwarding Equivalence Class : 当該LSPを通るパケットの集合を示し、現状では、FEC要素として、Address Prefix : 0~32ビット長のアドレスプレフィックスとHost Address : フルホストアドレスが定義されており、このFEC要素の集合がFECとなる) をLabel Requestメッセージに設定し、FECをキー情報としてルーティングテーブルを検索することにより、ネクストホップ (NEXT HOP) を決定し、当該NEXT HOPに対してLabel Requestメッセージを送信する。

【0023】Label Requestメッセージを受信した中継LSR (ノード内のATM-LSR) は、受信メッセージ中のFECをキー情報としてルーティングテーブルを検索することによりNEXT HOPを決定し、当該NEXT HOPに対してLabel Requestメッセージを送信する。

【0024】Label Requestメッセージを受信した出口LSR (ノード内のEdge-LSR) は、受信メッセージ中のFECをキー情報としてルーティングテーブルを検索することにより自身が出口であることを認識し、当該LSPに使用するラベルを決定し、L

SPを設定するとともにLabel Mappingメッセージに当該ラベルを設定し、上流LSRに送信する。

【0025】Label Mappingメッセージを受信した中継LSRは、下流LSRとのLSPを設定するとともに、当該LSPに使用する上流LSRとの間のラベルを決定し、LSPを設定するとともにLabel Mappingメッセージに当該ラベルを設定し、上流LSRに送信する。

10 【0026】Label Mappingメッセージを受信した入口LSRは、下流LSRとのLSPを設定する。このようにして、入口LSRから出口LSRまでのLSPの設定が完了する。

【0027】図6はCR-LDPによる明示的ルーティング (Explicit Routing) のシーケンス例を示す。これの図5との大きな相違点は、LSP (Label Switched Path) 設定トリガを検出した入口LSRは、トポロジ情報等を基にローカルポリシ等により設定するLSPが通過する複数のLSRを決定し、Label Requestメッセージに明示的に設定 (この時に設定するFECは一般的には、CR-LDPで追加定義した“CRLSP”であり、当該LSPに対応するFECはダイナミックに変わることを示す) し、同様にローカルポリシ等によりNEXT HOPを決定し、当該NEXT HOPに対してLabel Requestメッセージを送信することと、Label Requestメッセージを受信した中継LSRが受信メッセージ中の明示ルートにより、NEXT HOPを決定すること、及びLabel Requestメッセージを受信した出口LSRが受信メッセージ中の明示ルートにより自身が出口であることを認識することである。

30 【0028】図7はRSVP ExtensionsによるExplicit Routingのシーケンス例を示す。これの図6との大きな相違点は、LDPがTCP上で明示的にセッションを設定するのに対して、RSVP Extensionsが暗黙的にセッションを設定することと、Label Requestメッセージ及びLabel MappingメッセージがそれぞれPathメッセージ及びReserveメッセージに変わることである。

40 【0029】図4に示す装置アーキテクチャを採るLSRにおいて、上記ラベル分配プロトコルによるLSPの設定を考えると、次の理由により、MPLSアーキテクチャを図4の装置アーキテクチャにうまくマッピングすることができない。

【0030】(1) 現在IETFで開発中のMPLSの考え方では、出口ノードがMPLSを終端し、出口ノードがIP Routing (Forwarding) により出力ポートを決定し、パケットをフォワードする。

50 【0031】(2) 現在IETFで開発中のMPLSの

Explicit Routing (CR-LDP及びRSVP Extensionsとも)は、通過するノードまたはノードの集合を指定する。

【0032】(3)図4に示す装置アーキテクチャは、IPフォワーディングエンジンをアダプタに実装しているため、出口ノードではなく、出口ノードのアダプタでIP/MPLSを終端する必要がある。

【0033】具体的には、hop by hop routing及びExplicit Routingの双方のラベル分配プロトコルとも装置内の特定のアダプタまたはポートを示すことができないので、出口ノードの特定のアダプタを終端としてLSPを設定することができない。

【0034】ただし、LDPによるhop by hop routingの場合、Label Request メッセージ中にFECが指定され、さらにLDPの現バージョンでは、Label Request メッセージ中のFECとして1つのFECエレメントのみが許容されているので、出口ノードは、このFECにより出口のノードを特定できる。

【0035】また、上記のように現状のMPLSの明示的ルート指定の細粒性は、その最小単位がノードである。ここで、トラヒックエンジニアリングの実装によっては、ノード単位の指定に加えてそのノードの特定のポート及びポートグループまで指定できる細粒性の実現が要求されることが考えられる。

#### 【0036】

【発明が解決しようとする課題】本発明の課題は、MPLS (ラベルスイッチング)を実現するATMネットワークにおけるラベルスイッチングアーキテクチャとATM-Switchベースの装置アーキテクチャとのマッピング、及びMPLSが提供する様々なルートの指定 (Constraint Base Routing) 機能の細粒性を図ることを可能にする明示ルート指定方法及びパケット中継装置を提供することにある。

【0037】つまり、本発明の課題は、実装スペース、実装コスト等の問題により、図4に示す構成を採るパケット中継装置 (LSR) に如何にMPLSアーキテクチャをマッピングするか、またこのパケット中継装置を如何にMPLSアーキテクチャにマッピングするかである。より詳述すると、パケット中継装置において、当該装置がMPLSの出口となる場合に、如何に出口のアダプタでMPLSを終端するかが課題である。

【0038】さらに、MPLSの明示ルート指定において、ノード単位の指定に加えて、ノードの特定のポート及びポートグループまで指定できる細粒性のサポートが課題である。

#### 【0039】

【課題を解決するための手段】上記課題を解決するために、本発明の第1の明示ルート指定方法は、それぞれラ

ベルスイッチング機能を有するように論理的に複数に分割させる手順と；明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループを指定するための手順とを備える。

【0040】本発明の第2の明示ルート指定方法は、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラッディングする手順と；他装置からフラッディングされた前記トポロジ情報を管理し、明示的ルート指定によりラベルスイッチングのパスを設定するとき、受信した前記トポロジ情報を基に出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定する手順とを備える。

【0041】本発明の第3の明示ルート指定方法は、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラッディングする。

【0042】本発明の第4の明示ルート指定方法は、OSPFプロトコルのOpaque LSAを使用し、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラッディングする。

【0043】本発明の第5の明示ルート指定方法は、明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定する。

【0044】本発明の第6の明示ルート指定方法は、上記第5の明示ルート指定方法において、CR-LDPのラベル要求メッセージ中のER-TLV中の最終ER-HOP-TLVに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手順と；前記CR-LDPのラベル要求メッセージ中のER-TLV中の中間ER-HOP-TLVに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手順とを更に備える。

【0045】本発明の第7の明示ルート指定方法は、上記第5の明示ルート指定方法において、前記CR-LDPのラベル要求メッセージ中のER-TLV中のER-HOP-TLVに装置内のポート番号または装置内ポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手順を更に備える。

【0046】本発明の第8の明示ルート指定方法は、上記第5の明示ルート指定方法において、前記CR-LD

Pのラベル要求メッセージ中のER-TLVをER-HOP-TLVとしてリソースクラスTLVを使用することにより、装置毎に通過すべきポートを明示可能とするとともに、出口ノードのポートまたはポートグループを指定する手順を更に備える。

【0047】本発明の第9の明示ルート指定方法は、上記第5の明示ルート指定方法において、MPLSプロトコルにおけるラベルスイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicit Route Object中の最終Sub-objectに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手順と；前記RSVPプロトコルのパスメッセージ中のExplicit Route Object中の中間Sub-objectに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手順とを更に備える。

【0048】本発明の第10の明示ルート指定方法は、上記第5の明示ルート指定方法において、MPLSプロトコルにおけるラベルスイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicit Route Object中のSub-objectに装置内のポート番号または装置内のポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手順を更に備える。

【0049】本発明の第11の明示ルート指定方法は、上記第5の明示ルート指定方法において、特定の1つの出口及び入口ポートグループのIP/MPLSフォワーディング機能に、装置内他ポートグループのIP/MPLSフォワーディング機能との通信機能及び装置内他ポートグループへのフォワーディング機能を追加することにより、MPLSの明示的ルートを指定する。

【0050】本発明の第1のパケット中継装置は、それぞれラベルスイッチング機能を有するように論理的に複数に分割された論理ルータ構成手段と；明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループを指定するための手段とを備える。

【0051】本発明の第2のパケット中継装置は、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラiddینگする手段と；他装置からフラiddینگされた前記トポロジ情報を管理し、明示的ルート指定によりラベルスイッチングのパスを設定するとき、受信した前記トポロジ情報を基に出口ノードのポートまたはポートグループと中継ノードのポートまたはポ

ートグループとを明示的に指定する手段とを備える。

【0052】本発明の第3のパケット中継装置は、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラiddینگする。

【0053】本発明の第4のパケット中継装置は、OSPFプロトコルのOpaqueLSAを使用し、装置内のポートとそれに割り付けたIPアドレスとの組、または装置内のポートを複数のグループに分割しそのグループとそれに割り付けたIPアドレスとの組をトポロジ情報としてフラiddینگする。

【0054】本発明の第5のパケット中継装置は、明示的ルート指定によりラベルスイッチングのパスを設定するとき、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを明示的に指定する。

【0055】本発明の第6のパケット中継装置は、上記第5のパケット中継装置において、CR-LDPのラベル要求メッセージ中のER-TLV中の最終ER-HOP-TLVに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手段と；前記CR-LDPのラベル要求メッセージ中のER-TLV中の中間ER-HOP-TLVに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手段とを更に備える。

【0056】本発明の第7のパケット中継装置は、上記第5のパケット中継装置において、前記CR-LDPのラベル要求メッセージ中のER-TLV中のER-HOP-TLVに装置内のポート番号または装置内ポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手段を更に備える。

【0057】本発明の第8のパケット中継装置は、上記第5のパケット中継装置において、前記CR-LDPのラベル要求メッセージ中のER-TLVをER-HOP-TLVとしてリソースクラスTLVを使用することにより、装置毎に通過すべきポートを明示可能とするとともに、出口ノードのポートまたはポートグループを指定する手段を更に備える。

【0058】本発明の第9のパケット中継装置は、上記第5のパケット中継装置において、MPLSプロトコルにおけるラベルスイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicit Route Object中の最終Sub-objectに出口ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、出口ノードのポートまたはポートグループを指定する手段と；

前記RSVPプロトコルのパスメッセージ中のExplicit Route Object中の中間Sub-objectに中継ノードのポートまたはポートグループに対応したIPアドレスを設定することにより、中継ノードのポートまたはポートグループを指定する手段とを更に備える。

【0059】本発明の第10のパケット中継装置は、上記第5のパケット中継装置において、MPLSプロトコルにおけるラベルスイッチングのパス設定のために拡張したRSVPプロトコルのパスメッセージ中のExplicit Route Object中のSub-objectに装置内のポート番号または装置内のポートグループ番号を追加することにより、出口ノードのポートまたはポートグループと中継ノードのポートまたはポートグループとを指定する手段を更に備える。

【0060】本発明の第11のパケット中継装置は、上記第5のパケット中継装置において、特定の1つの出口及び入口ポートグループのIP/MPLSフォワーディング機能に、装置内他ポートグループのIP/MPLSフォワーディング機能との通信機能及び装置内他ポートグループへのフォワーディング機能を追加することにより、MPLSの明示的ルートを指定する。

#### 【0061】

【発明の実施の形態】次に、本発明の実施の形態について図面を参照して説明する。

〔第1の実施の形態〕本発明の第1の実施の形態におけるパケット中継装置としてのラベルスイッチングルータ(LSR: Label Switching Router)について、その構成を示す図8及び図9、さらに処理のフローチャートを示す図10を併せ参照して説明する。

【0062】第1の実施の形態におけるラベルスイッチングルータ(LSR)10は装置内に論理的に複数のLSRを実装する構成を採っている。LSR10内のそれぞれのアダプタ(ポートグループに対応)対応に独立のLSRを論理的に定義し、他LSRから当該装置内のそれぞれのアダプタが独立したLSRとして認識されるようにしている。

【0063】図8に示すように、MPLSネットワーク(ATM)に対して、アダプタ1及びアダプタ2が接続し、非MPLSネットワーク(Ethernet)に対して、アダプタ3及びアダプタ4が接続する構成のLSR10に対して、アダプタ1、アダプタ2、アダプタ3、アダプタ4に対応して、それぞれ論理的なLSR(論理LSR)とし、LSR1、LSR2、LSR3、LSR4を定義し、それぞれのLSRをフルメッシュで接続する構成とする。

【0064】この構成に従い、他LSRとの通信(ルーティングプロトコル、ラベル分配プロトコル)を行う。この時、LSR1、LSR2は非MPLSネットワークとは接続しないので、LSR1、LSR2は中継ノードと

しての機能を具備していれば良いので、LSPを終端する必要が無く、従い、IP/MPLSフォワーディング機能を実装する必要はない。

【0065】これにより、他LSRは、当該LSR10を独立したLSR1、LSR2、LSR3、LSR4と認識することができ、LSR3に接続されたネットワーク向けの packets を転送するためのLSPを設定する場合は、LSR3を出口ノードとしてLSPを設定することができる。すなわち、アダプタ3でLSPを終端することができる。

【0066】一層詳述すると、図9に示すように、LSR10においては、論理LSR1、2、3、4をアダプタ対応に定義し、さらにそれぞれの論理LSRを管理するコンポーネントを定義する。

【0067】これにより、外部装置に対しては、それぞれの論理LSR1、2、3、4が独立に動作することができ、装置内部では、論理LSR管理部11がそれぞれの論理LSR1、2、3、4を管理及び統合することにより、1台のLSRとしての動作が可能となる。

【0068】トラヒックエンジニアリングは、MPLSの最も有力なアプリケーションの1つであり、ネットワーク資源の使用率の最適化及びトラヒックのフォワーディング性能の最適化を目標とするものである。トラヒックエンジニアリング処理部12は、トポロジ情報管理部13の管理するデータベースを基に、最適なLSPの設定ルートの計算と、ルートの追加、変更及び削除契機の検出と、設定LSPへ割り付けるフローとを決定する。

【0069】さらに、トラヒックエンジニアリング処理部12は、上記結果により、LSPの設定、追加、変更及び削除と、LSPへのフローの割付及び変更とをラベルスイッチング処理部14に指示する。また、トラヒックエンジニアリング処理部12は、ラベルスイッチング処理部14からの処理結果及び他LSRからの要求により設定したLSPの報告を受け、その結果をトポロジ情報管理部13のデータベースに反映させる。ただし、LSPに対するフローの割り付けについては、その一部または全てをアダプタ上のMPLSフォワーダが実施することもできる。

【0070】ラベルスイッチング処理部14は、トラヒックエンジニアリング処理部12からの指示に従い、LSPの設定、追加、変更及び削除を論理LSR管理部11を介して、論理LSR1、2、3、4に要求する。また、他LSRからのLSPの設定、追加、変更及び削除要求に対応して論理LSR1、2、3、4を介して、LSR管理部11から受け、当該処理を論理LSR管理部11を介して、論理LSR1、2、3、4に要求する。

【0071】上記処理に際して、ラベル管理部15との通信によりラベルの捕捉及び解放を行うとともに、スイッチドライバ16に対して、入力ラベルから出力ラベルへのスイッチングを要求し、更に、MPLSフォワーダ



イングテーブル管理部17との通信によりMPLSフォワーディングテーブルを更新し、論理LSR管理部11を介して、論理LSR1, 2, 3, 4に対してMPLSフォワーディングテーブルのコピーの一部を渡す。

【0072】論理LSR管理部11は、論理LSR1, 2, 3, 4間の通信を制御するとともに、ラベルスイッチング処理部14と論理LSR1, 2, 3, 4間の通信において、論理構成と物理構成との相互翻訳を行う。すなわち、ラベルスイッチング処理部14からの物理構成をベースとした要求を論理構成にマッピングし、それぞれの当該論理LSR1, 2, 3, 4に通知する。逆に、論理LSR1, 2, 3, 4からの論理構成をベースとした要求を物理構成にマッピングし、ラベルスイッチング処理部14に通知する。

【0073】ラベル管理部15、トポロジ情報管理部13、IPルーティングテーブル管理部18、MPLSフォワーディングテーブル管理部17は、それぞれのデータベースを管理し、そのデータベースの検索機能及び更新機能を提供する。

【0074】スイッチドライバ16は、ATMスイッチFabric（コアスイッチ）を制御し、LSPの設定及び削除を行う。アダプタ#nドライバ19は、論理LSR1, 2, 3, 4に対してアダプタの制御機能を提供する。

【0075】論理LSR3及び論理LSR4におけるラベルスイッチング処理部20は、論理LSR1, 2, 3, 4全体を管理し、論理LSR1, 2, 3, 4からの指示により、仮想的なラベルスイッチング処理を行う。すなわち、装置内のLSPの管理、ラベルの割当て、スイッチ制御、IPルーティングテーブルの更新、MPLSフォワーディングテーブルの更新等は、ラベルスイッチング処理部14及び論理LSR管理部11が行い、外部のLSRとのプロトコル処理を司る。

【0076】論理LSR3及び論理LSR4におけるIPルーティングプロトコル処理部21は、OSPF, RIP2, BGP4等のプロトコル処理を実行する。トポロジ情報フラッディング処理部22は、IPルーティングに関わるトポロジ処理とは独立にトラヒックエンジニアリング用のトポロジ情報のフラッディングに関わるプロトコル処理を実行する。ただし、実装は、上記IPルーティングプロトコル処理部21のルーティングプロトコルを拡張したプロトコルとして一体化したものでも良い。

【0077】論理LSR3及び論理LSR4におけるラベル分配プロトコル処理部23は、LDP, CR-LDP, RSVP Extension等のラベル分配プロトコルを実行する。フォワーダ制御部24は、アダプタに実装されたフォワーダの制御を行う。すなわち、フォワーダの持つIPフォワーディングテーブル及びMPLSフォワーディングテーブルの初期化及び更新を行う。

【0078】また、論理LSR1及び論理LSR2にお

けるラベルスイッチング処理部20、IPルーティングプロトコル処理部21、トポロジ情報フラッディング処理部22、ラベル分配プロトコル処理部23、フォワーダ制御部24は、上記論理LSR3及び論理LSR4における各構成要素と同一機能である。なお、フォワーダ制御部24は、論理LSR1及び論理LSR2がMPLS/IPを終端しないため動作させる必要が無い。

【0079】上記構成（ソフトウェアで構成してもよい）を採ることにより、結果として出口ノードの出口アダプタを指定した明示ルートの設定が可能となる。

〔第2の実施の形態〕本発明の第2の実施の形態におけるパケット中継装置としてのラベルスイッチングルータ（LSR）について、その構成を示す図11及び図12、トラヒックエンジニアリングのためのプロトコルなどの各種定義例を示す図13から図18、さらに処理のフローチャートを示す図19、図20及び図21を併せ参照して説明する。

【0080】第2の実施の形態におけるラベルスイッチングルータ（LSR）30は装置内のアダプタを指定可能とする構成を採っている。図11に示すように、LSR30は、ネットワークの各種トポロジ情報のデータベースを保有し、当該データベースを基にトポロジ情報をフラッディングする機能を有するとともに、フラッディングされたトポロジ情報を基にデータベースを更新する機能を有する。また、LSR30は当該データベースを基に明示ルートを指定したラベル分配機能（LSP設定機能）を有する。

【0081】さらに、LSR30は、（1）ポート及びポートの集合をグループ化して管理する機能、（2）ポートまたはノードポートのグループ番号とその接続先ネットワークアドレスとをフラッディングする機能、

（3）上記（2）項を含んだフラッディング情報をデータベース化する機能、（4）上記（3）項のデータベースを基に通過するノードに加えてそのポートまたはポートグループまで含めて明示ルートを決定する機能、

（5）上記（3）項で決定したルートを明示してラベルを分配する機能を有する。

【0082】これにより、入口ノードで中継ノード及び出口ノードのポートグループまたはポートまで細分化したトポロジ情報の管理が可能となり、出口ノードのポートグループまたはポートを指定したLSPの設定が可能となるだけでなく、通過する中継ノードのポートグループまたはポートの指定も可能となる。

【0083】一層詳述すると、図12に示すように、LSR30においては、網掛け部のコンポーネントに他装置及び自装置の各ポート及びポートグループ（アダプタに相当）に対応した管理機能を追加している。このLSR30においては、ポート1及びポート2をポートグループ1に、ポート3及びポート4をポートグループ2に、ポート5及びポート6をポートグループ3に、かつ

ポート7及びポート8をポートグループ4にそれぞれ割り付けて管理する。

【0084】また、LSR30においては、ポートまたは／かつポートのグループ番号とその接続先ネットワークアドレスとをフラッディングする機能を追加している。現在、OSPF等のルーティングプロトコルにおいて、IPルーティングのためのトポロジ情報をフラッディングする機能がサポートされている。また、上記OSPFに機能追加を行い、トラヒックエンジニアリング用（IPルーティング用のトポロジ情報とは独立に）のトポロジ情報をフラッディングすることが提案されている（OSPFのopaque LSA: Link State Advertisementを使用）。

【0085】この例を図13に示す。このようなLSAを新たに定義し、フラッディングすることにより、各々の装置が他装置からのLSAを受信し、結果としてトラヒックエンジニアリング用のトポロジ情報を入手することができる。図13中のリンク及びインターフェースはポートに相当する。

【0086】基本的にこれを使用するが、この考え方をさらに拡張し、図13で定義されたSub-TLVにポートグループを追加する。定義の例を示すと、Sub-TLVタイプ: 7, 長さ(オクテット): 1, 値(オクテット): 4, 名称: ポートグループ番号となる。また、リソースクラスSub-TLVにポートグループ番号を割り当てる。このように、ポートグループ番号を定義することにより、ポートグループ番号のフラッディングが可能となる。本機能はトポロジ情報フラッディング処理部31に実装される。

【0087】LSR30においては、上記フラッディング情報をデータベース化する機能が追加されている。図13に示すOSPFのopaque LSAでフラッディングされるトラヒックエンジニアリング用のトポロジ情報に加えて、トポロジ情報フラッディング処理部31によりフラッディングされるポートグループ番号についてもデータベース化する。本機能はトポロジ情報管理部32及びトラヒックエンジニアリング処理部33に実装される。

【0088】LSR30においては、ポートまたはポートグループまで含めて明示ルートを決定する機能が追加されている。トポロジ情報管理部32及びトラヒックエンジニアリング処理部33のデータベースを基に入口ノードから出口ノードの出力ポートまでのLSPの明示的なルートをローカルなポリシーあるいは管理的な選択により決定する。本機能はトラヒックエンジニアリング処理部33に実装される。

【0089】さらに、LSR30においては、ポートまたはポートグループを明示してラベルを分配する次の機能が追加されている。

(1) 図14及び図15に示すCR-LDPのLabel

1 Request Message中のER TLV中のER HOP TLVは、本来そのLSPが通過するノード(装置)を指定するものである。これを拡張定義し、ER TLV中の最終ER HOP TLVは出口ノードの出力ポートグループを示すものとする。

【0090】入口ノードは、上記明示的なルートの決定に従い、Label Request Message中のER TLV中の最終ER HOP TLVに出口ノードの出力ポートグループに対応するIPアドレスを指定する(ポートグループ中のいずれかのポートに対応するIPアドレスを指定する)。

【0091】出口ノードは、Label Request Message中のER TLV中の最終ER HOP TLVの示すIPアドレスにより出力ポートを特定し、さらにそのポートの属するポートグループを特定することができる。

【0092】(2) 図17に示すRSVP ExtensionのPath Message中のEXPLICIT\_ROUTEオブジェクト中のIPv4 Subobjectは、本来そのLSPが通過するノード(装置)を指定するものである。これを拡張定義し、EXPLICIT\_ROUTEオブジェクト中の最終IPv4 Subobjectは出口ノードの出力ポートグループを示すものとする。これは(1)項のRSVP Extension版である。

【0093】(3) 図16に示すように、ER HOP TLVのER Hopタイプにポート及びポートグループ(リンク及びリンクグループ)を追加定義し、さらにポート及びポートグループ(リンク及びリンクグループ) TLVを追加定義する。

【0094】入口ノードは、明示ルートの決定に従い、Label Request Message中のER TLV中の最終ER HOP TLVにポート及びポートグループ(リンク及びリンクグループ) TLVを使用し、出口ノードの出力ポートグループ番号または／かつポート番号を指定する。

【0095】また、必要に応じて、出口ノードは、Label Request Message中のER TLV中の最終ER HOP TLVの示す出力ポートグループ番号または／かつポート番号により出力ポートグループ番号または／かつ出力ポート番号を特定することができる。

【0096】また、必要に応じて、中間ER HOP TLVにポート及びポートグループ(リンク及びリンクグループ) TLVを使用することにより、中継ノードを通過するポート及びポートグループを指定することができる。

【0097】(4) 図18に示すように、EXPLICIT\_ROUTEオブジェクトのSubobjectタイプにポート及びポートグループ(リンク及びリンク

ループ)を追加定義し、さらにポート及びポートグループ(リンク及びリンクグループ) Subobjectを追加定義する。これは(3)項のRSVP Extension版である。

【0098】(5)図16に示すように、ER HOP TLVのER Hopタイプにリソースクラスを追加定義する。さらに、図15に示すリソースクラスTLVをER HOP TLVとして使用する。

【0099】入口ノードは、明示ルートの決定に従い、Label Request Message中のER TLV中の最終ER HOP TLVにリソースクラスTLVを使用し、出口ノードの出力ポートグループ番号を指定する。

【0100】出口ノードは、Label Request Message中のER TLV中の最終ER HOP TLVの示す出力ポートグループ番号により出力ポートグループ番号を特定することができる。

【0101】また、必要に応じて、中間ER HOP TLVにリソースクラスTLVを使用することにより、中継ノードを通過するポートグループを指定することができる。

【0102】これにより、入口ノードで中継ノード及び出口ノードのポートグループまたはポートまで細分化したトポロジ情報の管理が可能となり、出口ノードのポートグループまたはポートを指定したLSPの設定が可能となるし、通過する中継ノードのポートグループまたはポートの指定も可能となる。

【0103】なお、図12に示すLSR30において、図9に示すLSR10と同一構成要素は同一参照数字で表している。

〔第3の実施の形態〕本発明の第3の実施の形態におけるパケット中継装置としてのラベルスイッチングルータ(LSR)について、その構成を示す図22、図23、図24及び図25を併せ参照して説明する。

【0104】第3の実施の形態におけるラベルスイッチングルータ(LSR)40は装置内の出口アダプタで内部折り返しを可能とする構成を採っている。図22に示すように、LSR40は、図2に示す装置アーキテクチャにおいて、特定の1つの出口アダプタに次の機能を追加している。つまり、(1)他の出口アダプタとの間でATMスイッチを介してコネクションを設定する機能、(2)アダプタ内のポートに加えて、他アダプタに対してもIPフォワーディングを行う機能(上記(1)項のコネクションを使用)、(3)上記(2)項で参照するルーティングテーブルに他アダプタへのルーティング情報を加える。

【0105】これにより、図2に示す装置アーキテクチャの大枠(実装上の)を変えずに、入口ノードが出口ノードのアダプタを指定することなく(管理することなく)、明示的LSPの設定を実現することができる。

【0106】(IP/MPLSフォワーダの構成例)図22に示すLSR40におけるIP/MPLSフォワーダの構成例を図23に示す。IP/MPLSフォワーダ50において、ドライバ/レシーバ51は外部インターフェース(ATM/Ether)とのデータの送受信を行う。受信データはバッファ52に格納し、そのアドレス及びサイズを出力情報とし制御を渡す。データ送信時は、そのアドレス及びサイズを入力情報とし、バッファ52に格納されたデータを送信する。

【0107】バッファ52は受信データを格納するとともに、編集済みデータ(送信データ)を格納する。IPルーティングテーブル53はLSR40本体の持つIPルーティングテーブルの一部のコピーであり、出力先ポートとして、ポート1～nを持つ。MPLSフォワーディングテーブル(Label Information Base)54はLSR40本体の持つMPLSフォワーディングテーブルの一部のコピーであり、出力先ポートとして、VC1～nを持つ。

【0108】テーブル更新処理部55はLSR本体制御部からの指示により、IPルーティングテーブル53及びMPLSフォワーディングテーブル54の更新処理を行う。セル化部(パケット分解部)56は編集処理済みのパケットをセル化し、ドライバ58に対して、VCを指定して送信を指示する。デセル化部(パケット組み立て部)57はレシーバ58からの受信セルをデセル化し、バッファ52上でパケットに組み立てる。

【0109】パケット編集部59はパケットのIPヘッダ及びMPLSヘッダの編集処理を行う。IPフォワーディング処理部60はIPルーティングテーブル53を参照し、当該パケットの送信先を決定するとともに、パケット編集部61にIPヘッダの編集を指示する。MPLSフォワーディング処理部62はMPLSフォワーディングテーブル54を参照し、当該パケットの送信先を決定するとともに、パケット編集部61にMPLSヘッダの編集を指示する。

【0110】(IP/MPLSフォワーダ(X)の第1の構成例)図22に示すLSR40におけるIP/MPLSフォワーダ(X)の第1の構成例を図24に示す。IP/MPLSフォワーダ(X)70により、図2に示す装置アーキテクチャの大枠(実装上の)を変えずに、入口ノードが出口ノードのアダプタを指定することなく(管理することなく)、明示的LSPの設定を実現することができる。

【0111】図23に示すIP/MPLSフォワーダ50の構成に対し、このIP/MPLSフォワーダ(X)70の機能追加部分を説明する。IPルーティングテーブル71はLSR本体の持つIPルーティングテーブルの一部のコピーであり、出力先ポートとして、ポート1～n及びVC1～nを持つ。

【0112】パケット編集部72はパケットのIPヘッ

ダ及びMPLSヘッダの編集処理を行う。ただし、IP  
フォワーディング処理部73からの指示により、パケッ  
ト編集部72は編集済みパケットをポートnに送信する  
ことをドライバ51に指示する場合と、編集済みパケッ  
トをVCnに送信することを競合制御部74に指示する  
場合がある。

【0113】IPフォワーディング処理部73はIPル  
ーティングテーブル71を参照し、当該パケットの送信先  
を決定するとともに、パケット編集部72にIPヘッダ  
の編集を指示する。その際に、送信先がポートnかVC  
nかを明示する。競合制御部74はポートnからの入力  
パケットとVCnからの入力パケットとの折り返しパケ  
ットの競合を制御し、セル化部56への入力パケットの  
スケジューリングを行う。

【0114】(IP/MPLSフォワーダ(X)の第2  
の構成例)図22に示すLSR40におけるIP/MP  
LSフォワーダ(X)の第2の構成例を図25に示す。  
図23に示すIP/MPLSフォワーダ50の構成に対  
し、このIP/MPLSフォワーダ(X)80の機能追  
加部分を説明する。

【0115】ドライバ/レシーバ81、82は外部イン  
ターフェース(ATM/Ether)とのデータの送受  
信を行う。受信データはバッファ83に格納し、そのア  
ドレス及びサイズを出力情報とし制御を渡す。データ送  
信時は、そのアドレス及びサイズを入力情報とし、バッ  
ファ83に格納されたデータを送信する。ただし、本構  
成においては、データ折り返し専用でのみ動作させるた  
め、外部からの受信はしない。

【0116】

【発明の効果】以上説明したように、本発明によれば、  
実装スペース、実装コスト等の問題により、IP/MP  
LSフォワーダをパケットの出口のアダプタに実装する  
構成を採るパケット中継装置上でMPLSを実現するこ  
とが可能となる。この結果、既存装置アーキテクチャを  
利用したMPLSの実装が容易になる。

【0117】また、本発明によれば、明示的なLSPの  
設定に際して、中継ノード及び出口ノードのポートまた  
はポートグループを指定する、きめ細かなルート指定が  
可能となる。この結果、トラヒックエンジニアリング等  
のMPLSを利用したアプリケーションに対して、その  
利用範囲を拡張する効果がある。

【図面の簡単な説明】

【図1】従来のLSRの構成例を示すブロック図。

【図2】従来のLSRの構成例を示すブロック図。

【図3】従来のLSRの構成例を示すブロック図。

【図4】従来のLSRの構成例を示すブロック図。

【図5】従来のラベル分配シーケンスを説明するた  
めの図。

【図6】従来のラベル分配シーケンスを説明するた  
めの図。

【図7】従来のラベル分配シーケンスを説明するた  
めの図。

【図8】本発明の第1の実施の形態におけるLSRの  
構成を示すブロック図。

【図9】第1の実施の形態におけるLSRの詳細構成  
を示すブロック図。

【図10】第1の実施の形態におけるLSRの動作を  
説明するためのフローチャート。

【図11】本発明の第2の実施の形態におけるLSR  
の構成を示すブロック図。

【図12】第2の実施の形態におけるLSRの詳細構成  
を示すブロック図。

【図13】OSPFのOpaqueLSAの定義例を  
説明するための図。

【図14】CR-LDPのLabel Request  
Message、ER-TLV、ER-HOP-T  
LV、及びリソースクラスTLVの定義例を説明するた  
めの図。

【図15】CR-LDPのLabel Request  
Message、ER-TLV、ER-HOP-T  
LV、及びリソースクラスTLVの定義例を説明するた  
めの図。

【図16】ER-HOP-TLVの追加定義例を説明  
するための図。

【図17】RSVP ExtensionのPath  
Message、Explicit-Routeオブ  
ジェクト及びIPv4 Subobjectの定義例を  
説明するための図。

【図18】Explicit-Routeオブジェク  
トのSubobjectの追加定義例を説明するた  
めの図。

【図19】第2の実施の形態におけるLSRの動作を  
説明するためのフローチャート。

【図20】第2の実施の形態におけるLSRの動作を  
説明するためのフローチャート。

【図21】第2の実施の形態におけるLSRの動作を  
説明するためのフローチャート。

【図22】本発明の第3の実施の形態におけるLSR  
の構成を示すブロック図。

【図23】第3の実施の形態のLSRにおけるフォ  
ワーダの詳細構成を示すブロック図。

【図24】第3の実施の形態のLSRにおけるフォ  
ワーダ(X)の詳細構成を示すブロック図。

【図25】第3の実施の形態のLSRにおけるフォ  
ワーダ(X)の詳細構成を示すブロック図。

【符号の説明】

10、30、40 ラベルスイッチングルータ(LS  
R)

11 論理LSR管理部

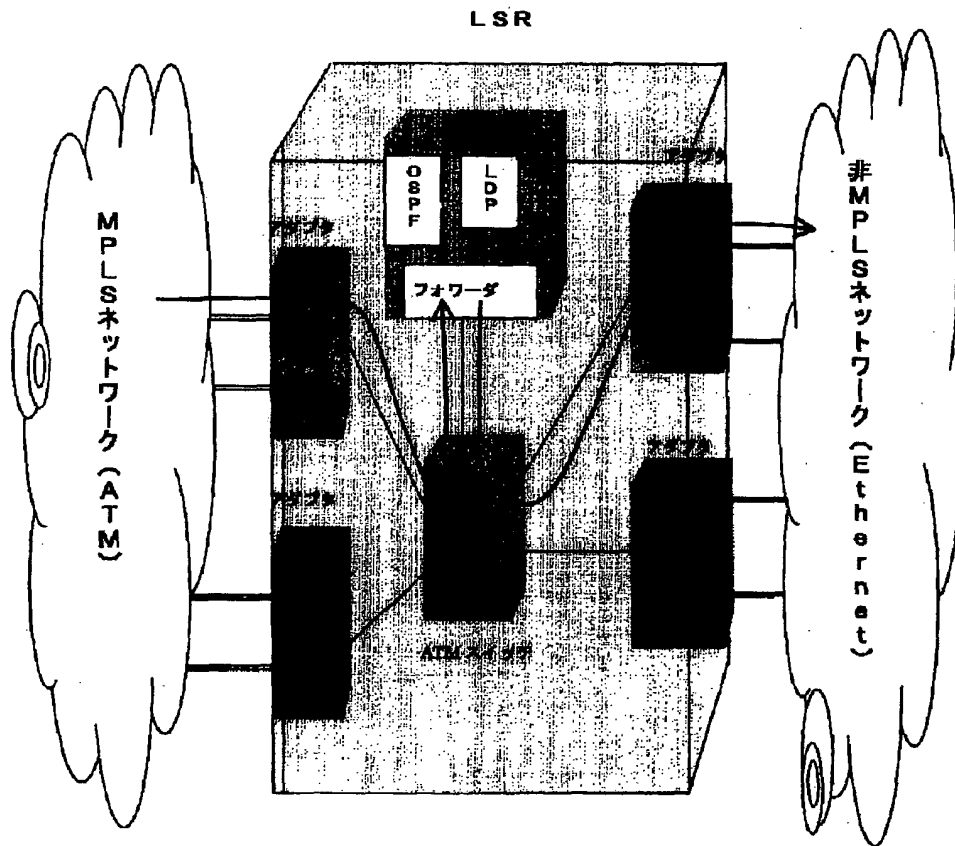
14 ラベルスイッチング処理部

- 23 ラベル分配プロトコル処理部  
 31 トポロジ情報フラッディング処理部  
 32 トポロジ情報管理部

- 33 トラヒックエンジニアリング処理部  
 34 MPLSフォワーディング管理部

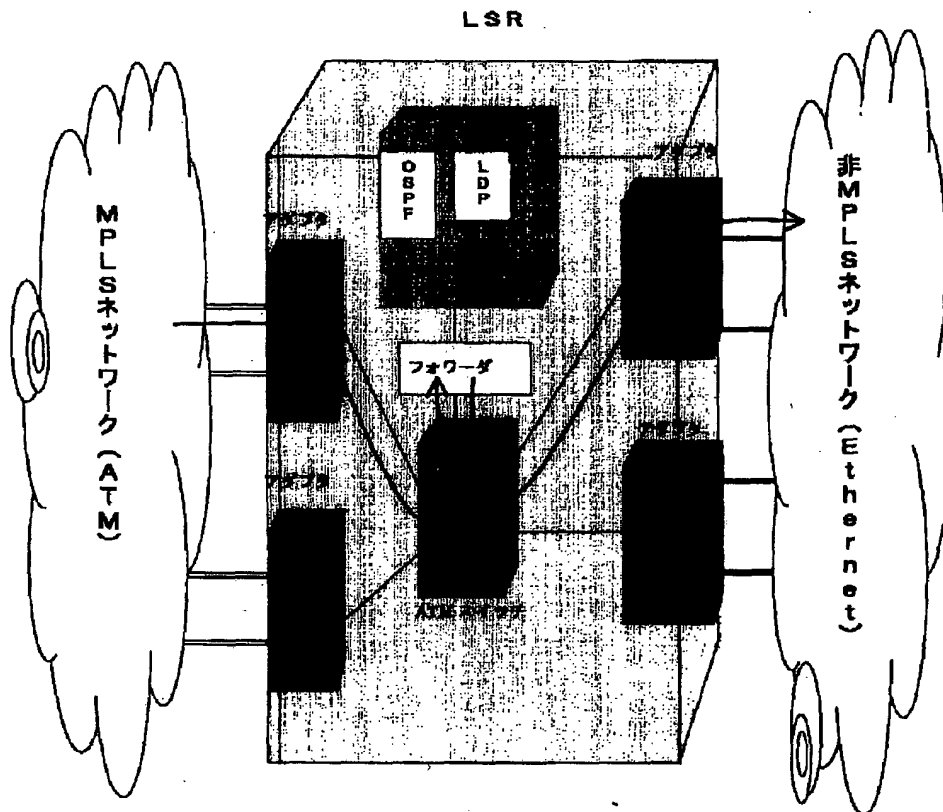
【図1】

ATM-Switch ベースの MPLS エッジデバイスとしての LSR の構成例  
 (CPUにIP/MPLSフォワーダを実装)



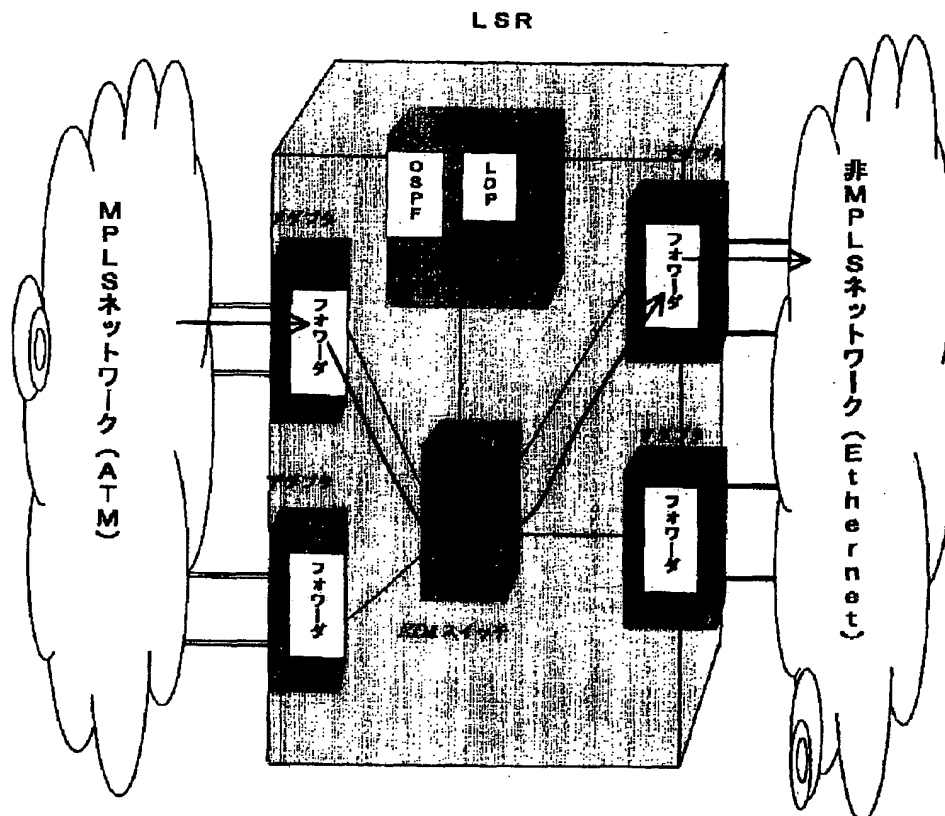
【図2】

ATM-Switch ベースの MPLS エッジデバイスとしての LSR の構成例  
(CPU の前段に IP/MPLS フォワーダを実装し、CPU をショートカット)



【図3】

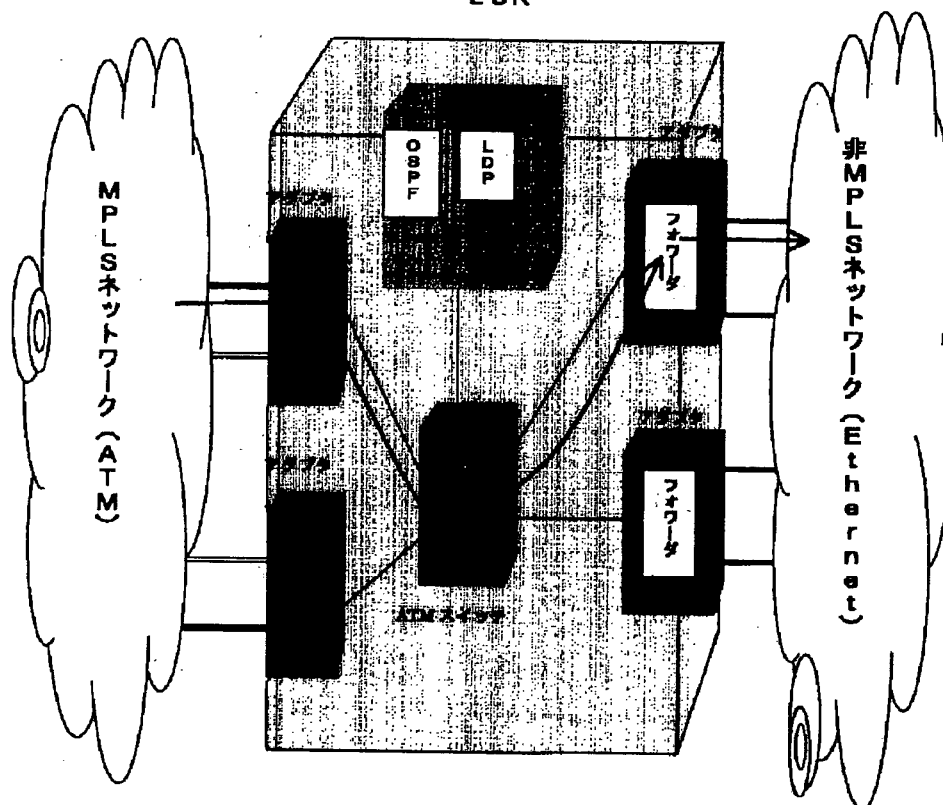
ATM-Switch ベースの MPLS エッジデバイスとしての LSR の構成例  
(IP/MPLS フォワーダを各アダプタに実装)



【图 4.】

ATM-Switch ベースの MPLS エッジデバイスとしての LSR の構成例  
(IP/MPLS フォワーダをパケットの出口のアダプタに実装)

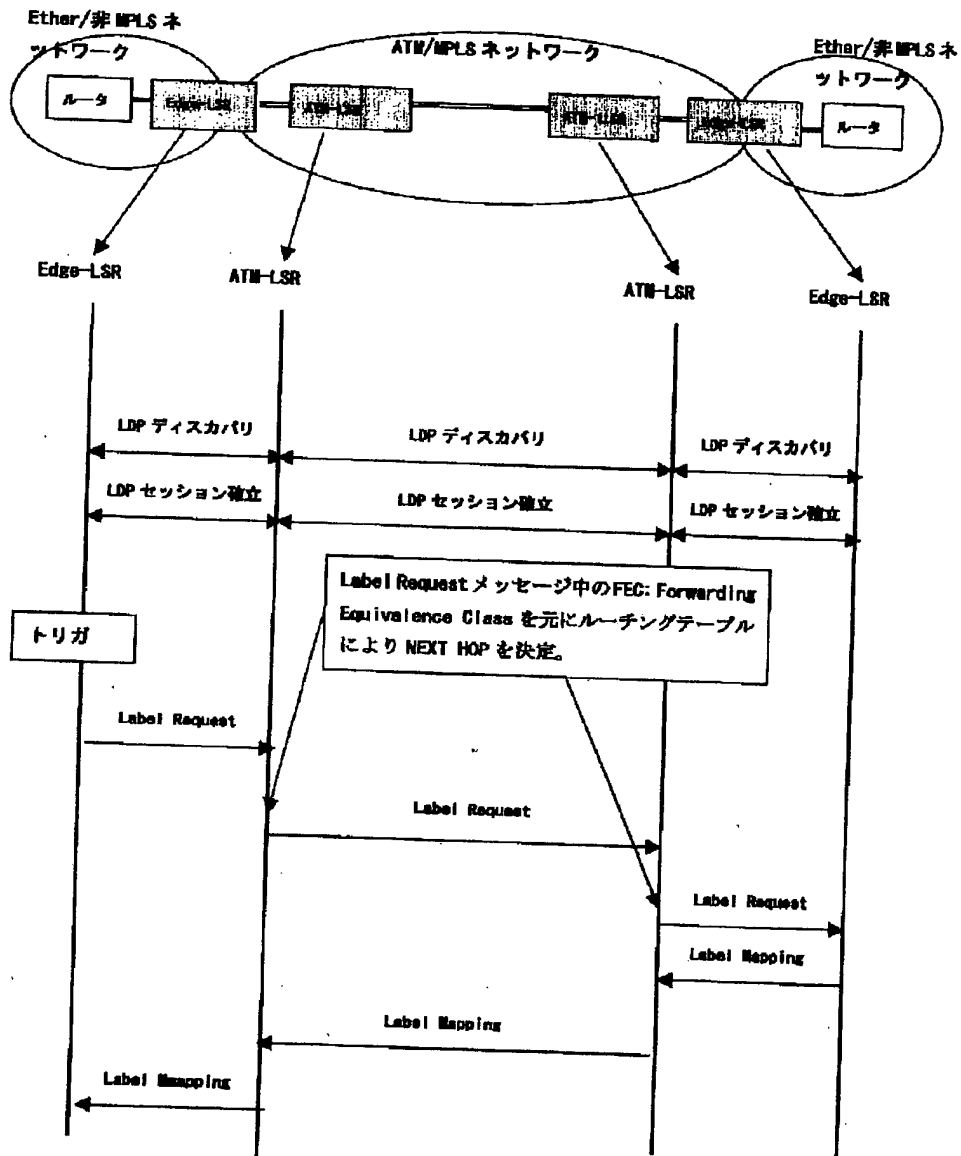
LSR





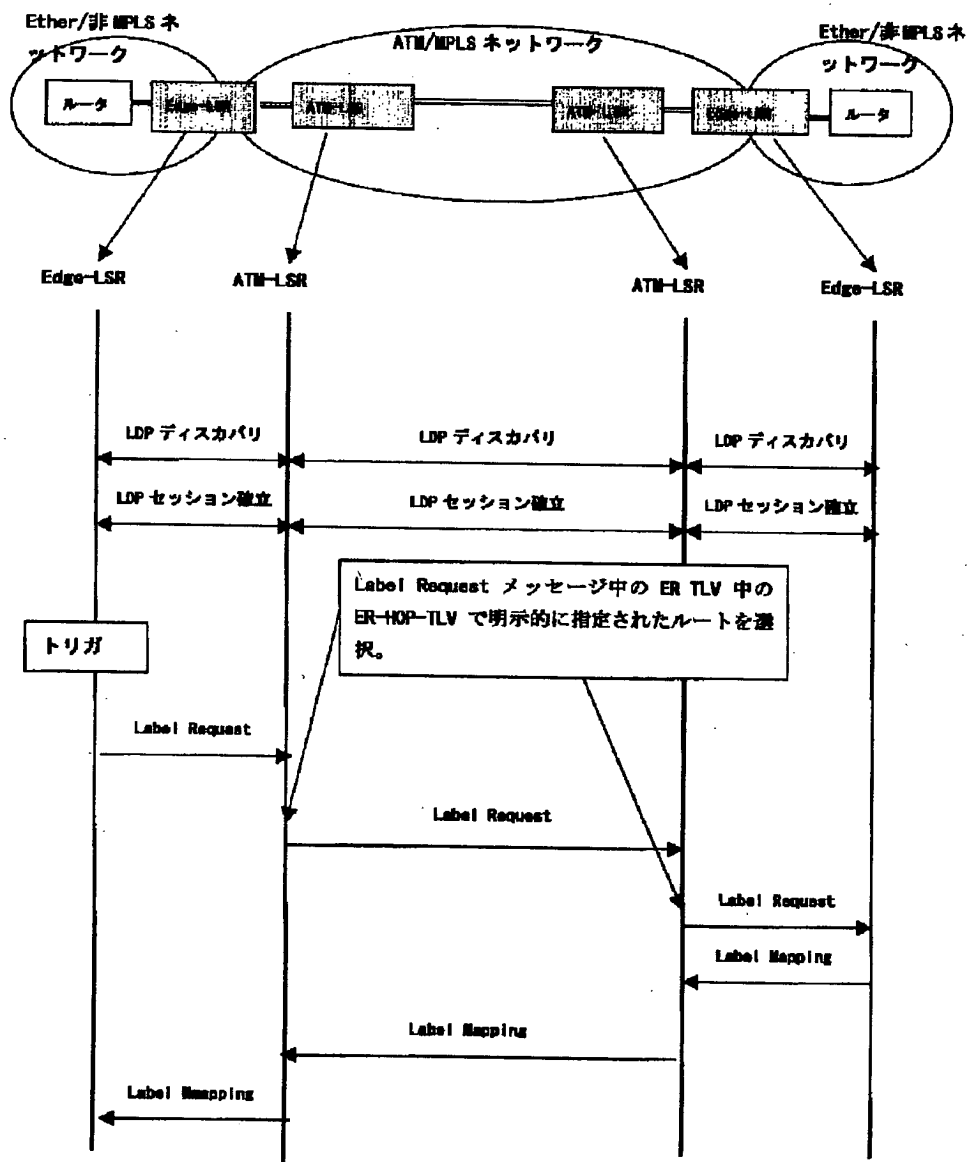
【図5】

MPLS における hop by hop routing でのラベル分配シーケンス (LDP による場合: Downstream-on-demand/Ordered 制御の例)



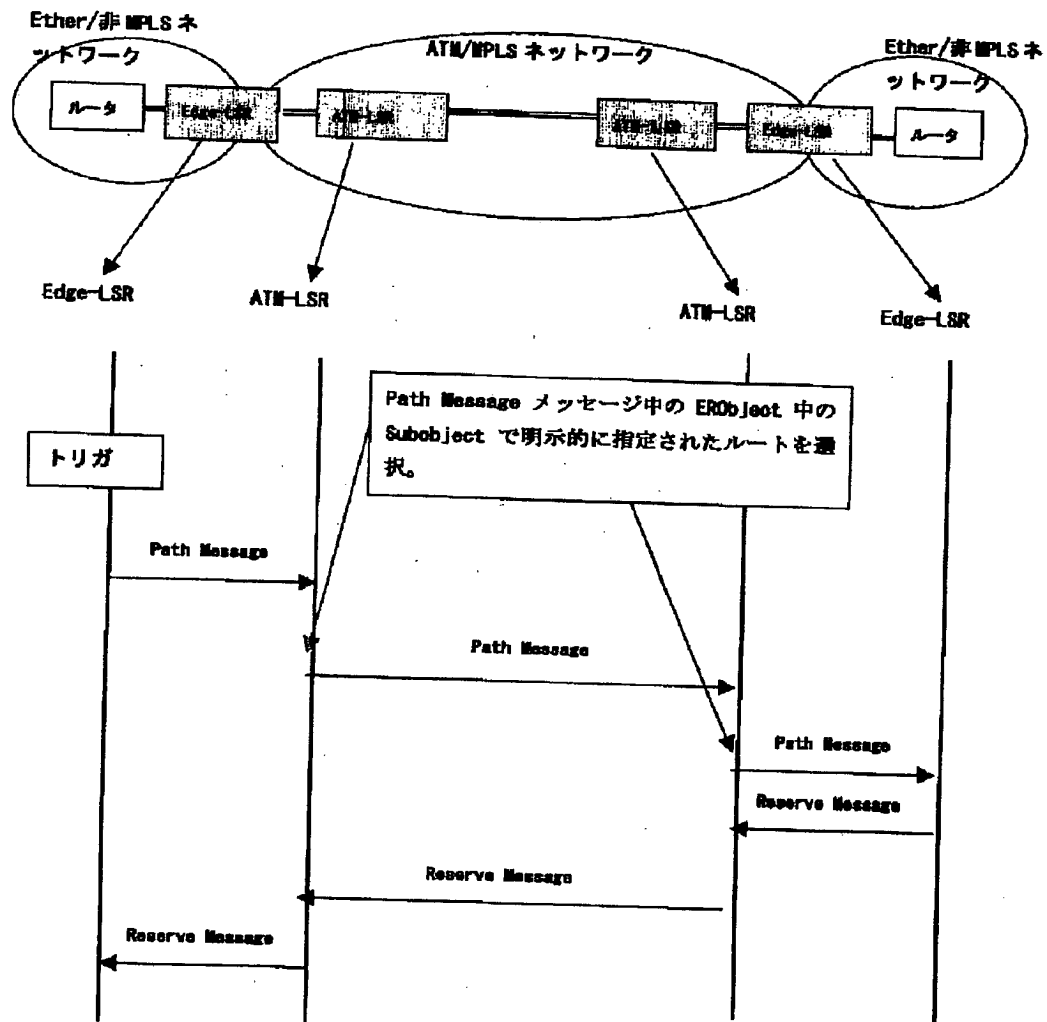
【図 6】

MPLSにおける Explicit routing でのラベル分配シーケンス (CR-LDP による場合)



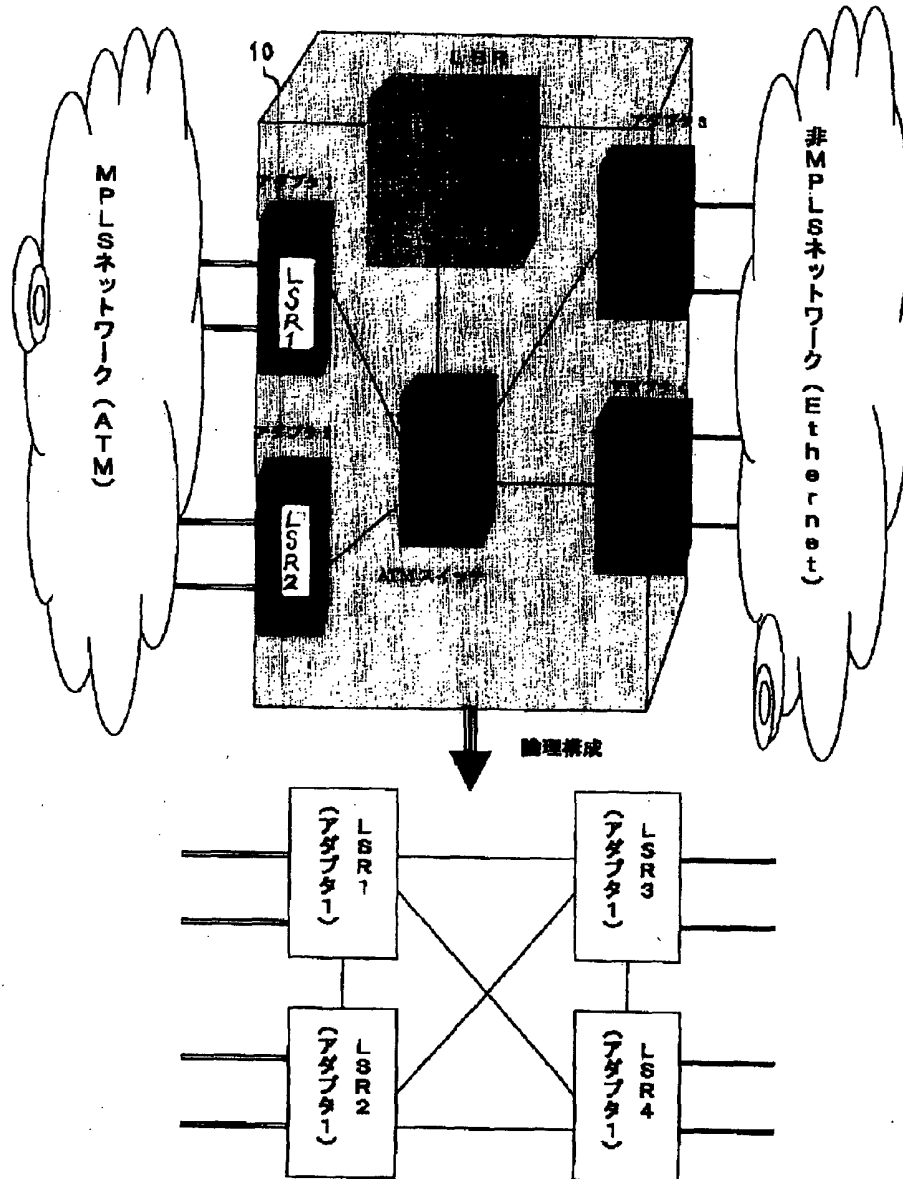
【図7】

MPLSにおける Explicit routing でのラベル分配シーケンス (RSVP for LSP Tunneling)



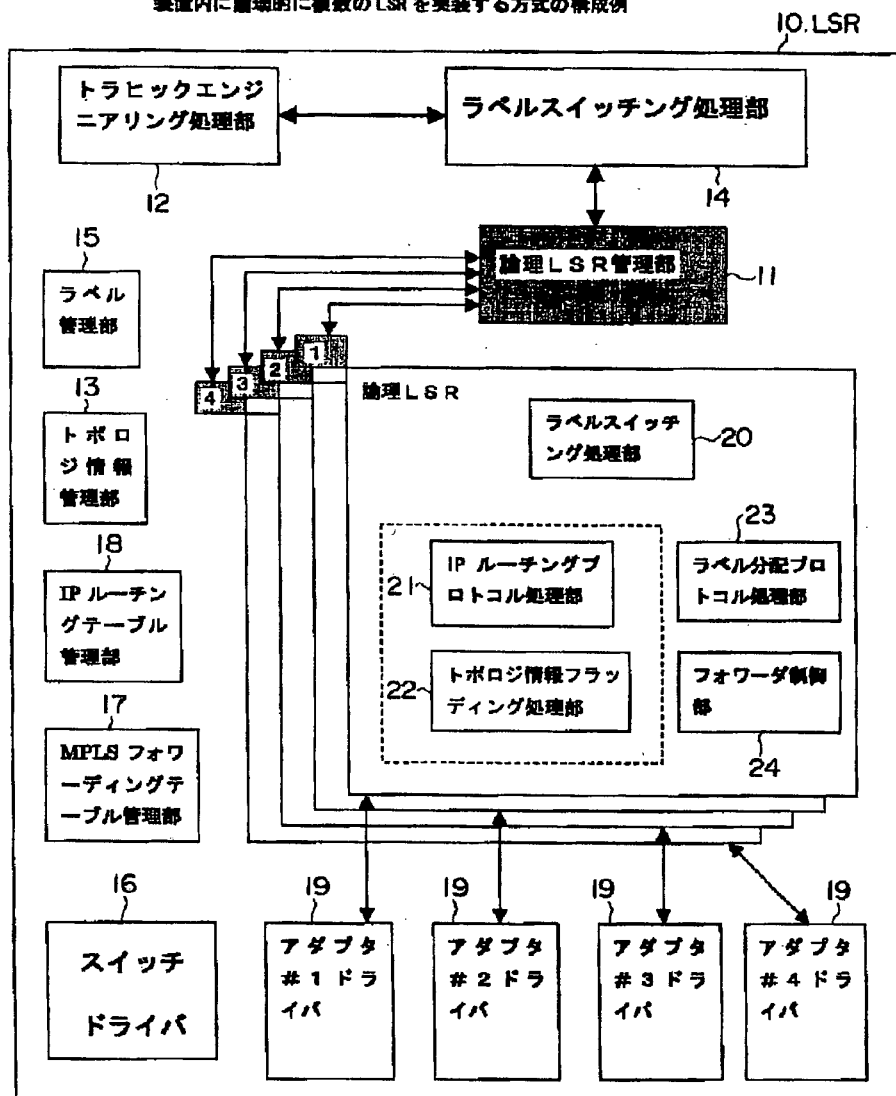
【図8】

装置内のそれぞれのアダプタ対応に独立のLSRを論理的に定義する例

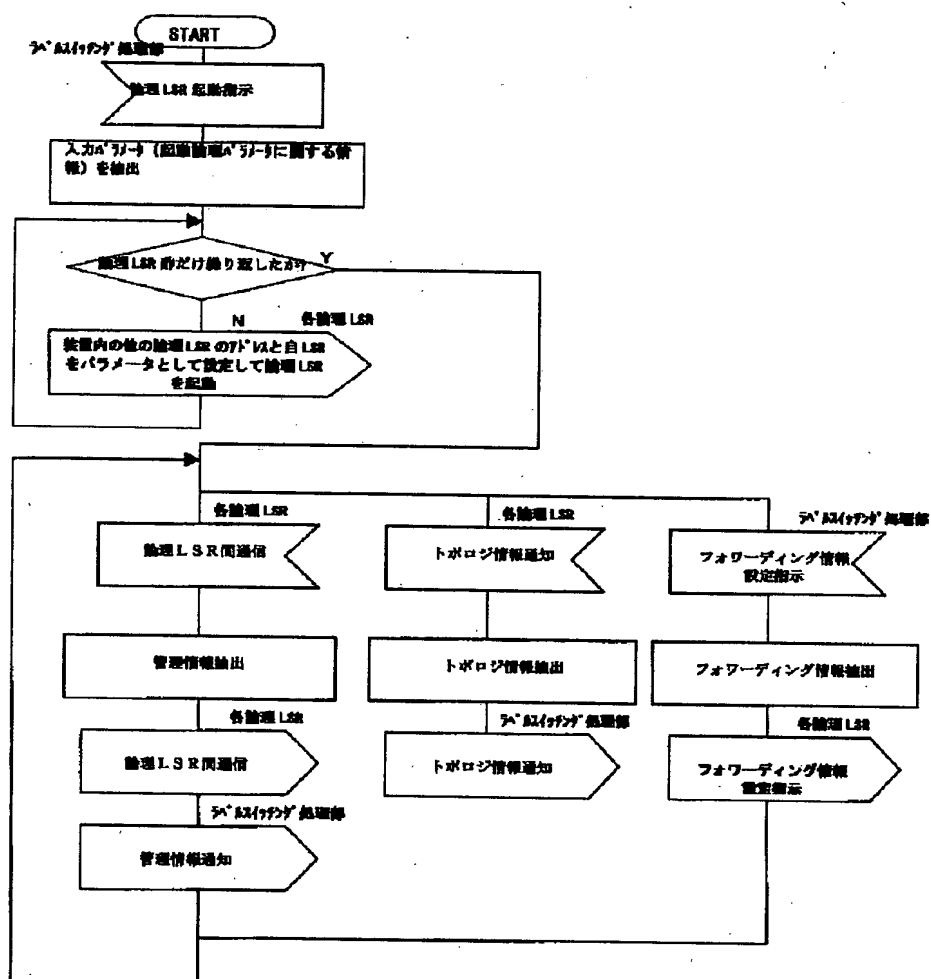


【図9】

装置内に論理的に複数のLSRを実装する方式の構成例

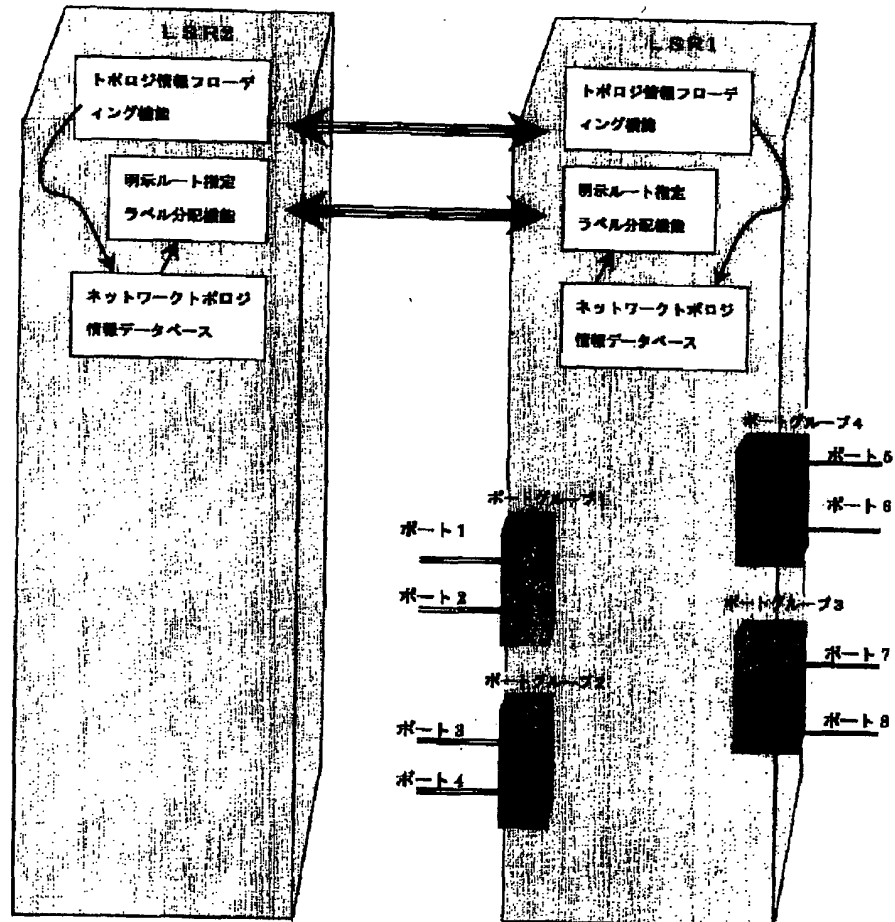


論理 LSR 管理部



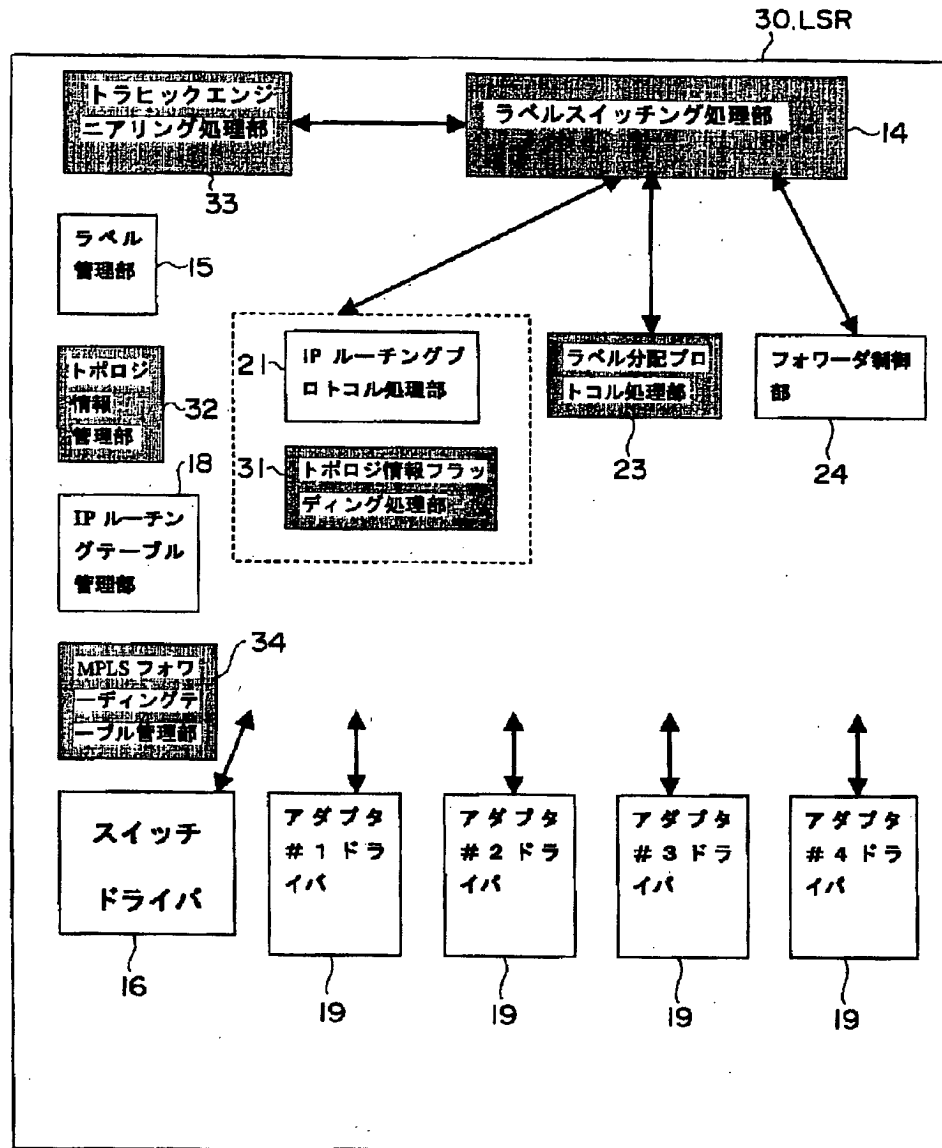
【図11】

装置内のアダプタを指定可能とする方式の装置構成



【図 12】

装置内のアダプタを指定可能とする方式の構成例





【図13】

## トラヒックエンジニアリング用の OSPF の opaque LSA の定義例

0	1	2	3
01234567890123456789012345678901			
+++++	+++++	+++++	+++++
	リンク状態年齢	オプション	タイプ: 10
+++++	+++++	+++++	+++++
	168	TR 用 LSA ID	LSA 番号
+++++	+++++	+++++	+++++
	広告元ルータ		
+++++	+++++	+++++	+++++
	リンク状態シーケンス番号		
+++++	+++++	+++++	+++++
	リンク状態チェックサム		長さ
+++++	+++++	+++++	+++++
	可変		
+++++	+++++	+++++	+++++
~	~	~	~
+++++	+++++	+++++	+++++
	可変		
+++++	+++++	+++++	+++++

## 1. Router Address TLV (Type- Variable Length - Value)

LSA を生成するルータの 4 オクテット IP アドレス。

## 2. Neighbor TLV

トラヒックエンジニアリングトポロジ中の隣接のシリーズを記述する。

link type, link ID, metric, sub-TLVs のサイズ 0 またはそれ以上の sub-TLVs を含む。sub-TLVs は付加情報を供給するために使用される。

Link Type                    1 オクテット; 1: p2p, 2: multi-access  
Link ID                      4 オクテット  
Metric                        4 オクテット  
Length of Sub-TLV            2 オクテット

0-65504 オクテットの sub-TLVs

以下の sub-TLVs が定義される。

Sub-TLV タイプ	長さ(オクテット)	値(オクテット)	名称
1	1	4	インターフェースアドレス
2	1	4	隣接アドレス
3	1	4	最大リンク帯域
4	1	2	最大割当て可能リンク帯域 (%)
5	1	32	帯域予約帯域
6	1	4	リソースクラス (カラー、管理グループ)

\* ネットワーク管理者によって割り当てられた 4 オクテットのビットマスクであり、それぞれのビットは、インターフェースに割り当てられた 1 管理グループに対応する。

【図14】

**CR-LDP の Label Request Message, ER TLV, ER HOP TLV  
及び リソースクラス TLV**

**1. Label Request Message の構成**

0	1	2	3
01234567890123456789012345678901			
+++++			
0 Label Request (0x0401)   メッセージ長			
+++++			
Message ID			
+++++			
FEC TLV			
+++++			
Message ID TLV (mandatory)			
+++++			
LSPID TLV (CR-LDP, mandatory)			
+++++			
ER-TLV (CR-LDP, optional)			
+++++			
Traffic TLV (CR-LDP, optional)			
+++++			
Pinning TLV (CR-LDP, optional)			
+++++			
Resource Class TLV (CR-LDP, optional)			
+++++			
Pre-emption TLV (CR-LDP, optional)			
+++++			

**2. Explicit Route TLV (ER-TLV)の構成**

0	1	2	3
01234567890123456789012345678901			
+++++			
0 0  ER-TLV (0x0800)   Length			
+++++			
ER-Hop TLV 1			
+++++			
ER-Hop TLV 2			
+++++			
~ .....			
+++++			
ER-Hop TLV n			
+++++			

【図15】

CR-LDP の Label Request Message, ER TLV, ER HOP TLV  
及び リソースクラス TLV

3. Explicit Route Hop TLV (ER-Hop TLV)の構成

```

0          1          2          3
01234567890123456789012345678901
+++++
|0|0| ER-Hop タイプ |      長さ      |
+++++
|L|      内容 //      |
+++++
ER-Hop タイプ
値      タイプ
-----
0x801   IPv4 プレフィックス
0x802   IPv6 プレフィックス
0x803   自立システム番号
0x804   LSPID

```

4. IPv4 プレフィックスの構成

```

0          1          2          3
01234567890123456789012345678901
+++++
|0|0|      0x801      |      長さ      |
+++++
|L| 予約      |プレフィックス長|
+++++
|      IPv4 アドレス (4 オクテット)      |
+++++

```

5 Resource Class (Color) TLV の構成

```

0          1          2          3
01234567890123456789012345678901
+++++
|0|0| ResCls-TLV (0x0822) |      長さ      |
+++++
|      リソースクラス      |
+++++

```

【図16】

## ER HOP TLV の追加定義例

## 1. Explicit Route Hop TLV (ER-Hop TLV)の構成例

0	1	2	3
01234567890123456789012345678901			
+++++	+++++	+++++	+++++
0 0	ER-Hop タイプ		長さ
+++++	+++++	+++++	+++++
L	内容 //		
+++++	+++++	+++++	+++++
ER-Hop タイプ			
値	タイプ		
-----	-----		
0x801	IPv4 プレフィックス		
0x802	IPv6 プレフィックス		
0x803	自立システム番号		
0x804	LSPID		
0x805	ポート及びポートグループ (リンク及びリンクグループ)		← 追加例
0x806	リソースクラス		← 追加例

## 2. ポート及びポートグループ (リンク及びリンクグループ) の構成例 ← 追加例

0	1	2	3
01234567890123456789012345678901			
+++++	+++++	+++++	+++++
0 0	0x801		長さ
+++++	+++++	+++++	+++++
	出力ポートグループ番号		出力ポート番号
+++++	+++++	+++++	+++++

出力ポートグループ番号：当該装置を通る LSP の下流方向のポートグループ (リンクグループまたはインターフェースグループ) を示す。  
ALL '1'はワイルドカードを示す。出力ポートのみ指定したい場合に使用。

出力ポート番号：当該装置を通る LSP の下流方向のポート (リンクまたはインターフェース) を示す。  
ALL '1'はワイルドカードを示す。出力ポートグループのみ指定したい場合に使用。

【図 17】

RSVP Extension の Path Message, EXPLICIT\_ROUTE オブジェクト  
及び IPv4 Subobject

## 1. Path Message の構成

```

<Path Message> ::=
    <Common Header> [ <INTEGRITY> ]
    <SESSION> <RSVP_HOP>
    <TIME_VALUES>
    [ <EXPLICIT_ROUTE> ]
    <LABEL_REQUEST>
    [ <SESSION_ATTRIBUTE> ]
    [ <POLICY_DATA> ... ]
    [ <sender descriptor> ]
    <sender descriptor> ::=
        <SENDER_TEMPLATE> [ <SENDER_TSPEC> ]
        [ <ADSPEC> ]
        [ <RECORD_ROUTE> ]

```

## 2. Explicit Route オブジェクトの構成

```

0           1           2           3
01234567890123456789012345678901
+++++
|                                     |
//                                (オブジェクトの内容)                                //
|                                     |
+++++

```

EXPLICIT\_ROUTE オブジェクトは subobjects と呼ばれる可変長のデータ項目の連続である。

## 3. Subobjects

```

0           1
0123456789012345
+++++
|L| Type | Length | (Subobject の内容) |
+++++

```

タイプ: subobject の内容のタイプを示す。現在定義されている値は以下の通り。

- 0 予約
- 1 IPv4 プレフィックス
- 2 IPv6 プレフィックス
- 82 自立システム番号
- 64 MPLS label switched path 終端

## 4. IPv4 プレフィックス

```

0           1           2           3
01234567890123456789012345678901
+++++
|L| タイプ | 長さ | IPv4 アドレス(4バイト) |
+++++
| IPv4 アドレス(継続) | プレフィックス長 | フラグ |
+++++

```

【図18】

## EXPLICIT\_ROUTE オブジェクトの Subobject の追加定義例

## 1. Subobjects

```

0          1
0123456789012345
+++++-----+
|L| Type  | Length | (Subobjectの内容) |
+++++-----+

```

タイプ: subobjectの内容のタイプを示す。現在定義されている値は以下の通り。

- 0 予約
- 1 IPv4 プレフィックス
- 2 IPv6 プレフィックス
- 32 自立システム番号
- 64 MPLS label switched path 終端
- 127 ポート及びポートグループ (リンク及びリンクグループ) ← 追加

## 2. ポート及びポートグループ (リンク及びリンクグループ) の構成例 ← 追加

```

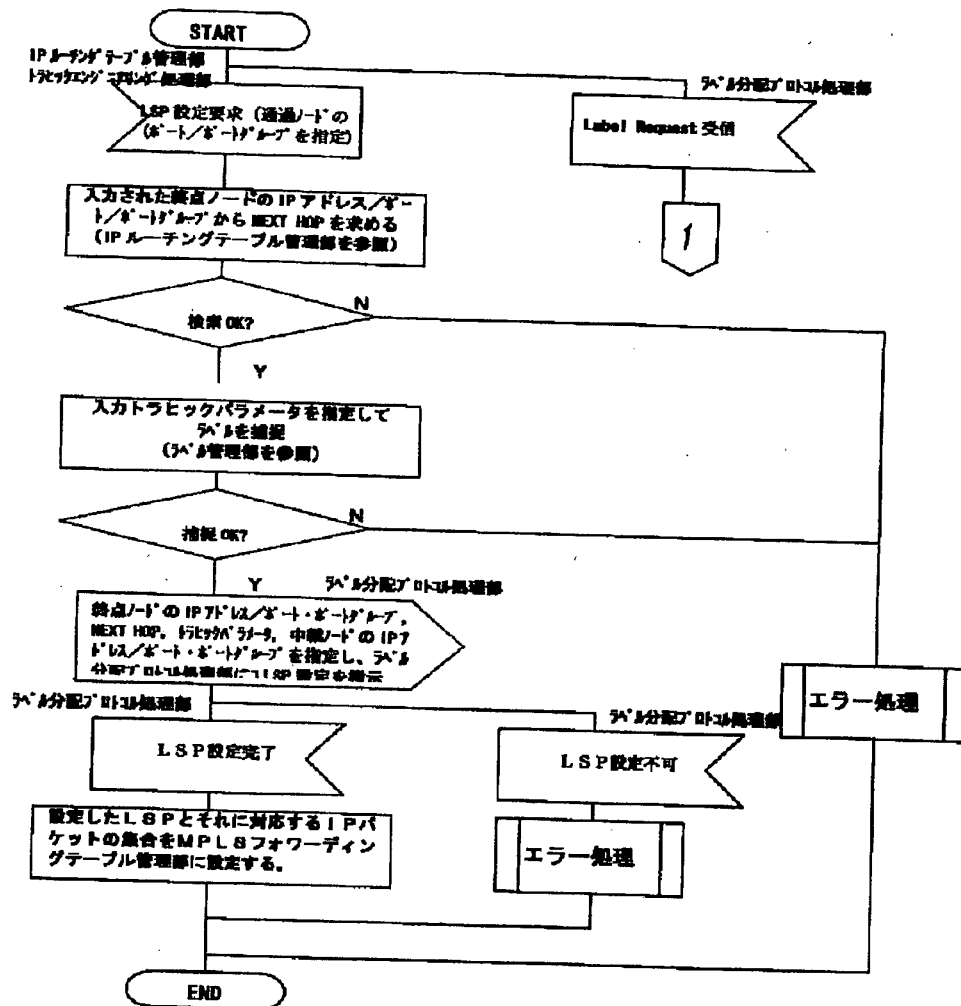
0          1          2          3
01234567890123456789012345678901
+++++-----+
| タイプ | 長さ | 出力ポートグループ番号 |
+++++-----+
| 出力ポート番号 | フラグ |
+++++-----+

```

出力ポートグループ番号: 当該装置を通る LSP の下流方向のポートグループ (リンクグループまたはインターフェースグループ) を示す。  
ALL '1'はワイルドカードを示す。出力ポートのみ指定したい場合に使用。

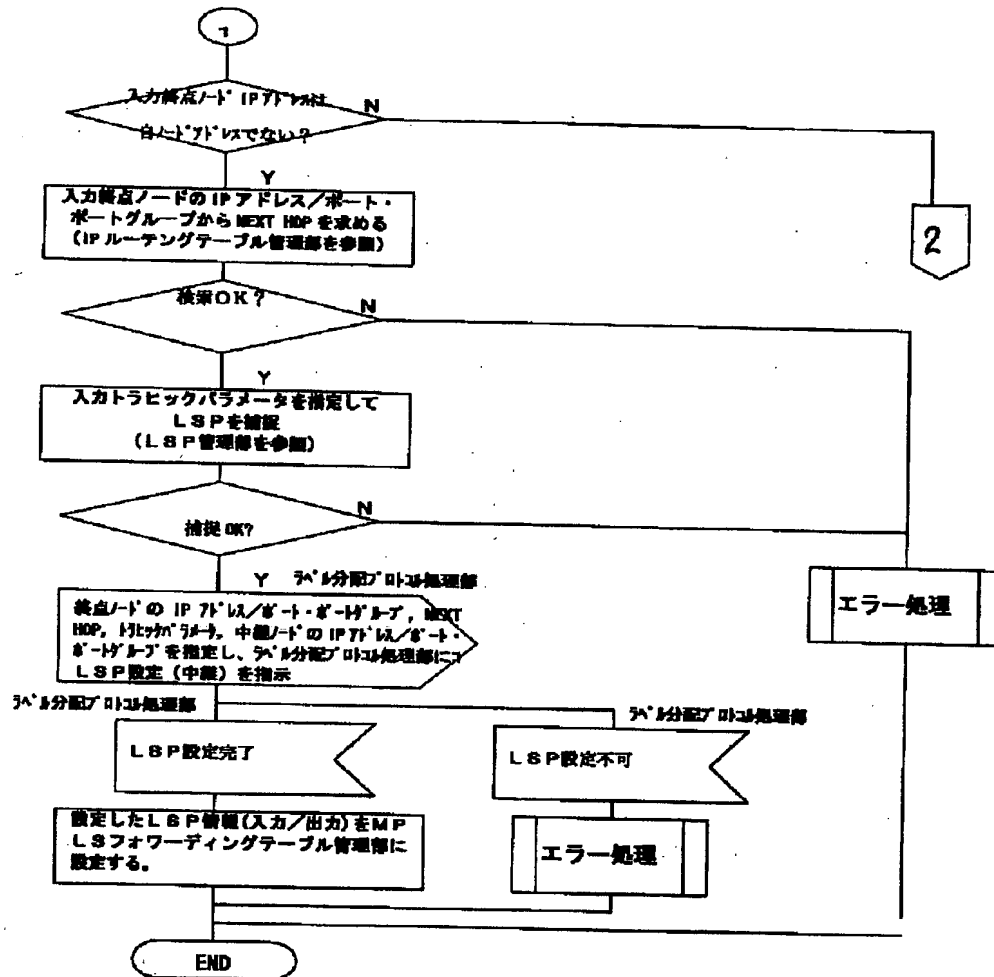
出力ポート番号: 当該装置を通る LSP の下流方向のポート (リンクまたはインターフェース) を示す。  
ALL '1'はワイルドカードを示す。出力ポートグループのみ指定したい場合に使用。

ラベルスイッチング処理部 1/3



【図20】

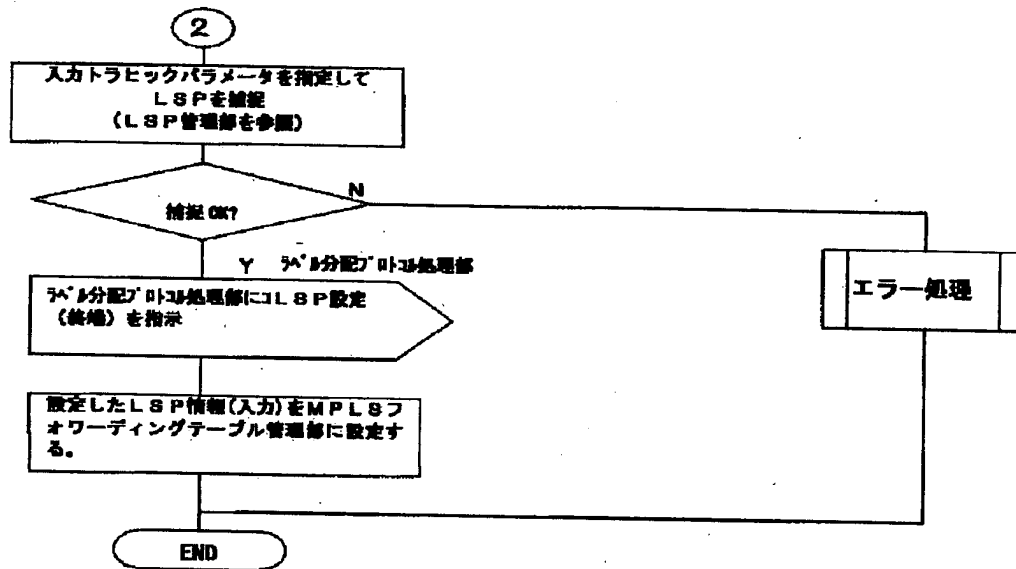
## ラベルスイッチング処理部 2/3





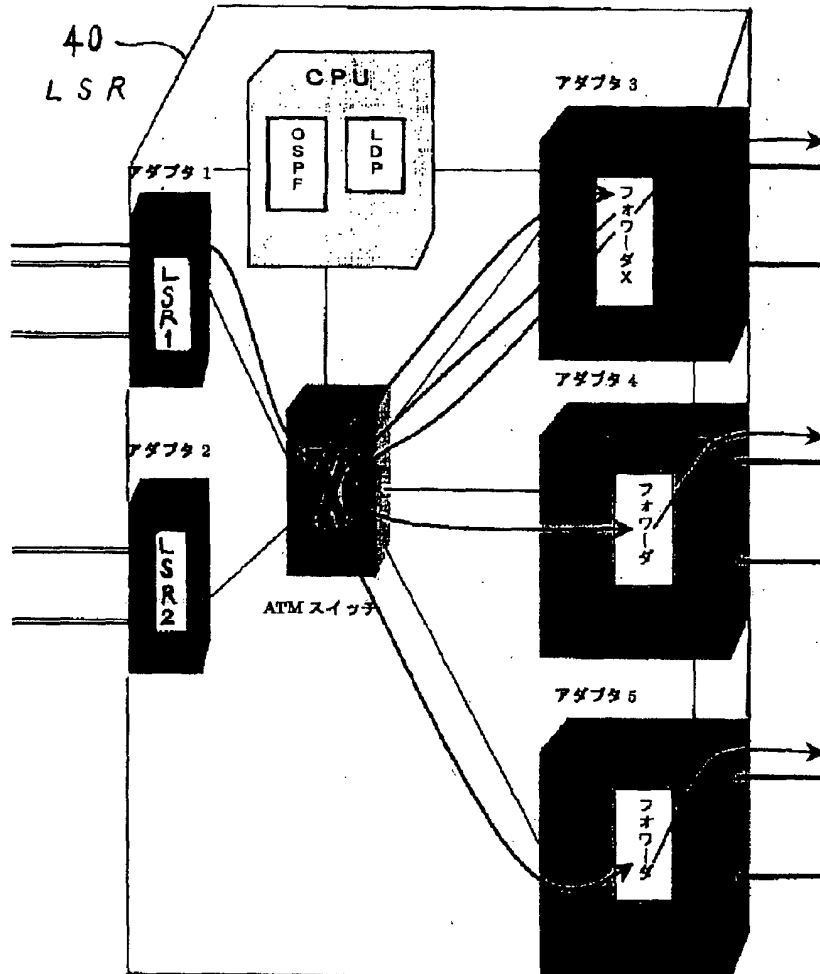
【図21】

## ラベルスイッチング処理部 3/3



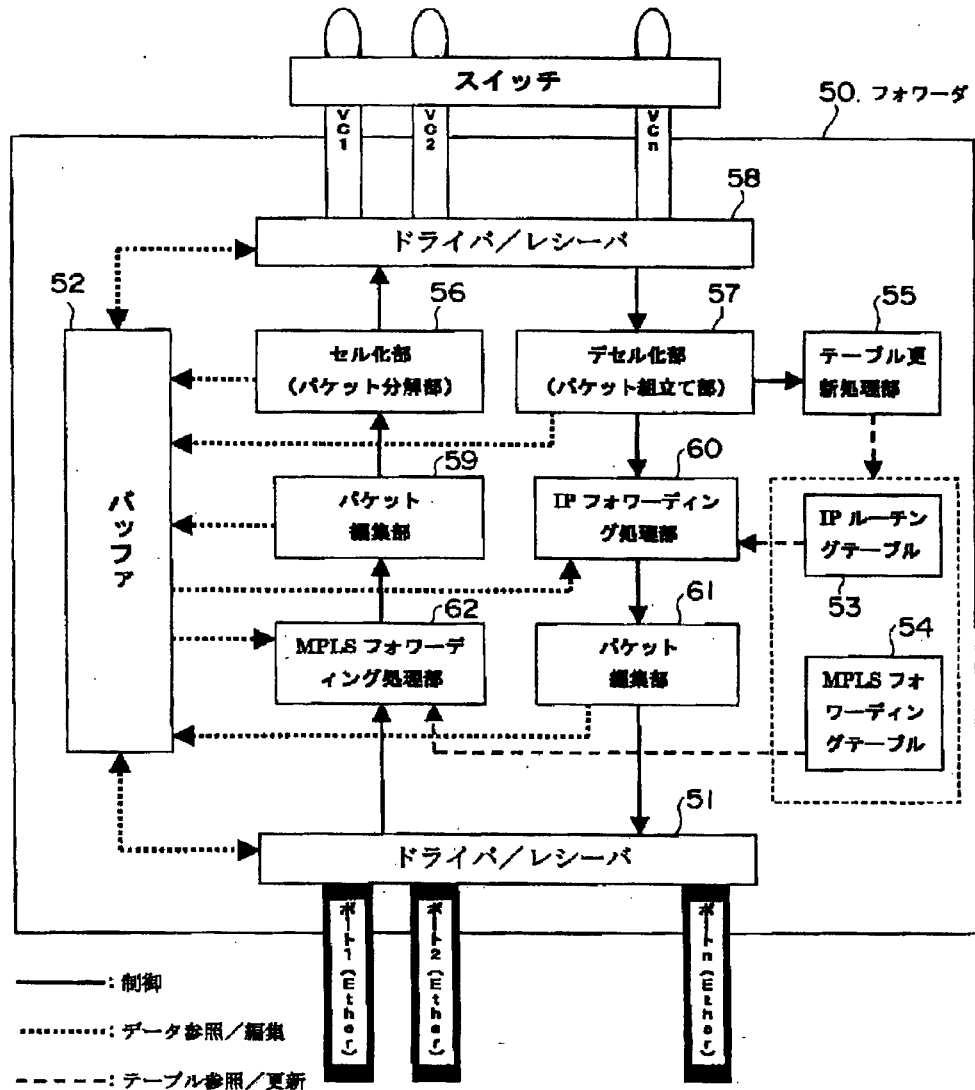
【図 22】

装置内の出口アダプタで内部折り返しする方式の例



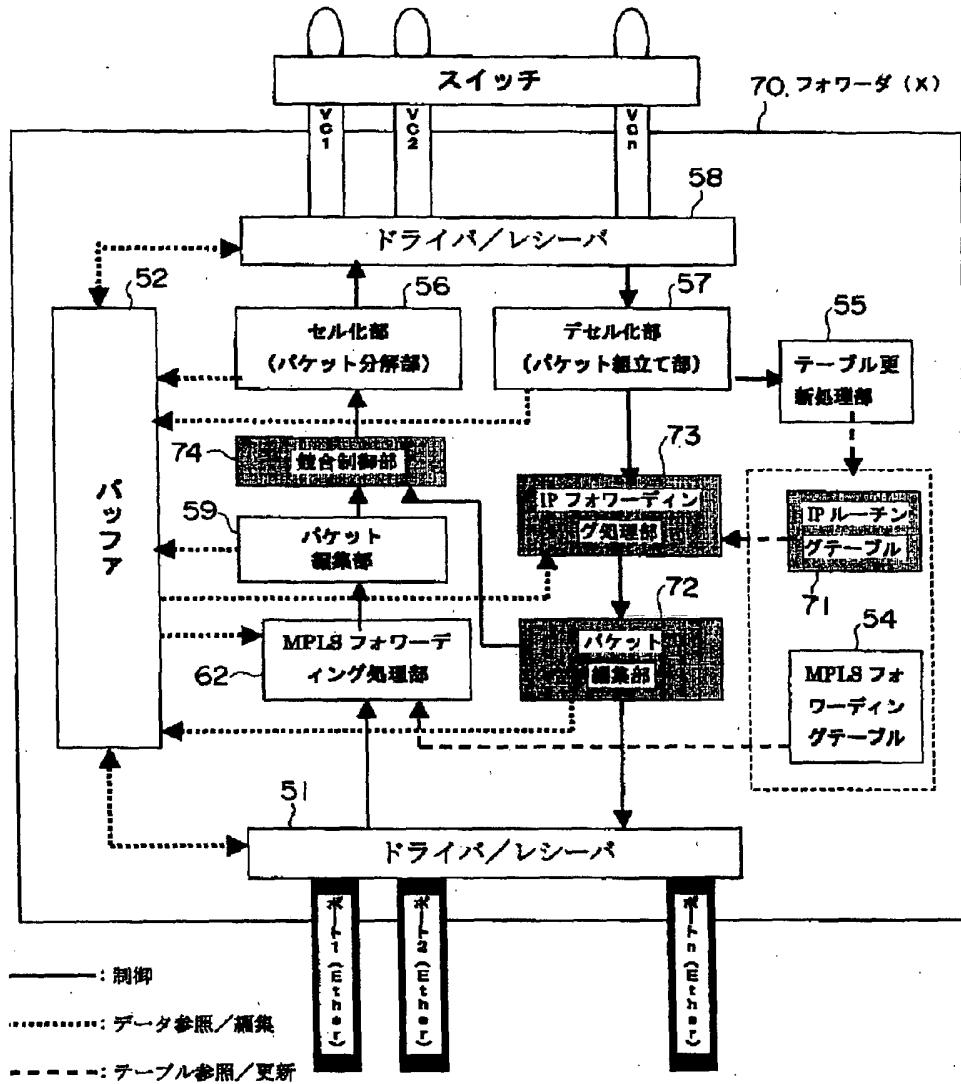
【図23】

## IP/MPLS フォワーダの構成例



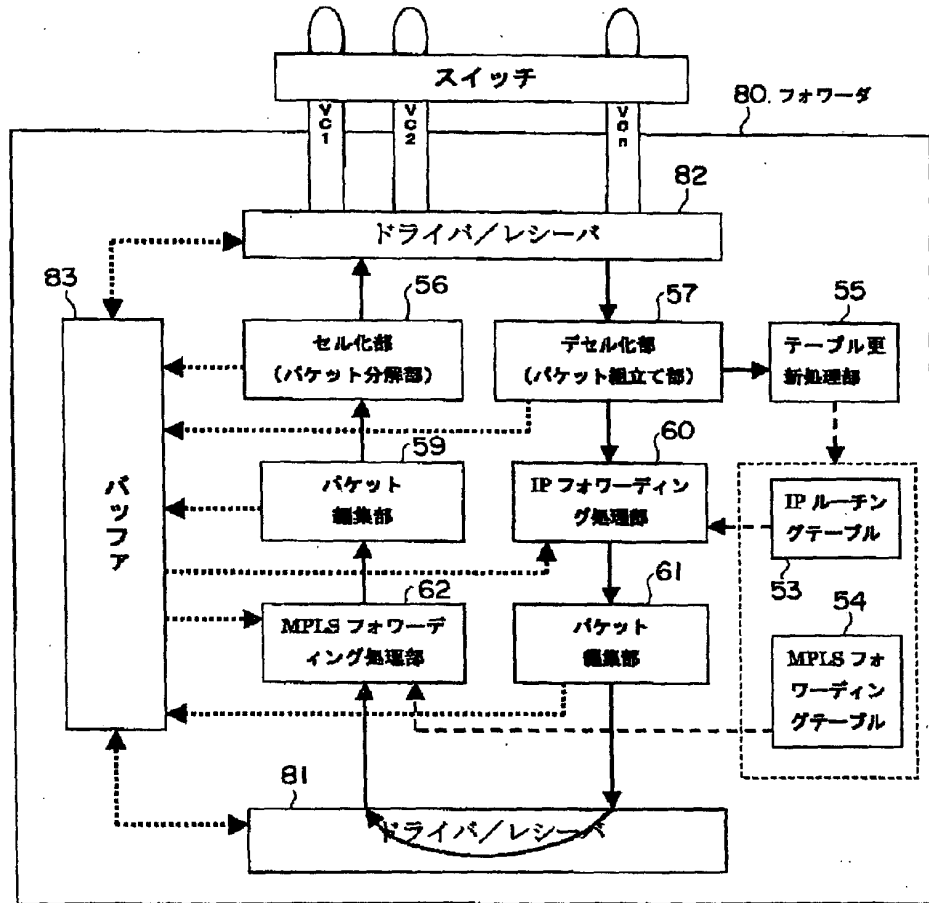
【図24】

## IP/MPLS フォワーダの機能追加例



【図25】

IP/MPLS フォワーダの機能追加例



——: 制御

.....: データ参照/編集

-----: テーブル参照/更新

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-197116

(43)Date of publication of application : 19.07.2001

(51)Int.Cl. H04L 12/56  
H04L 12/46  
H04L 12/28  
H04L 12/40  
H04L 12/66

(21)Application number : 2000-006160

(71)Applicant : FUJITSU LTD

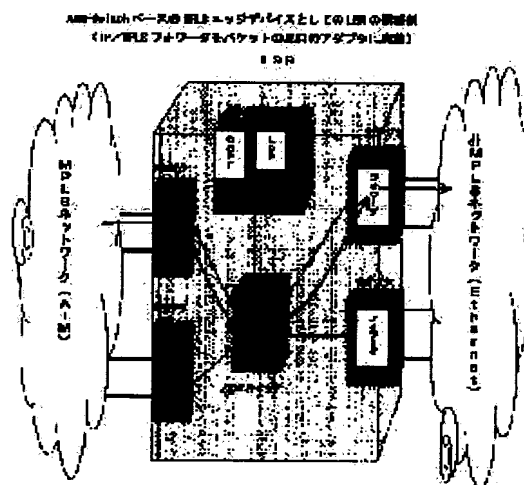
(22)Date of filing : 11.01.2000

(72)Inventor : SASAGAWA YASUSHI

**(54) EXPLICIT ROUTE DESIGNATING METHOD AND PACKET REPEATER FOR LABEL SWITCHING SYSTEM****(57)Abstract:**

**PROBLEM TO BE SOLVED:** To provide an explicit route designating method and a packet repeater, with capable of attaining the granularity of functions for mapping of a label switching architecture on an ATM network for providing multi protocol label switching (MPLS) and the device architecture of an ATM-Switch base and designation of various routes (Constraint base Routing) provided by MPLS.

**SOLUTION:** The packet repeater is provided with a logic route comprising means logically divided into plural parts so as to respectively have a label switching function and a means for designating the port or port group of an exit node when setting the path of label switching according to explicit route designation.

**LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]